

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2004年10月7日 (07.10.2004)

PCT

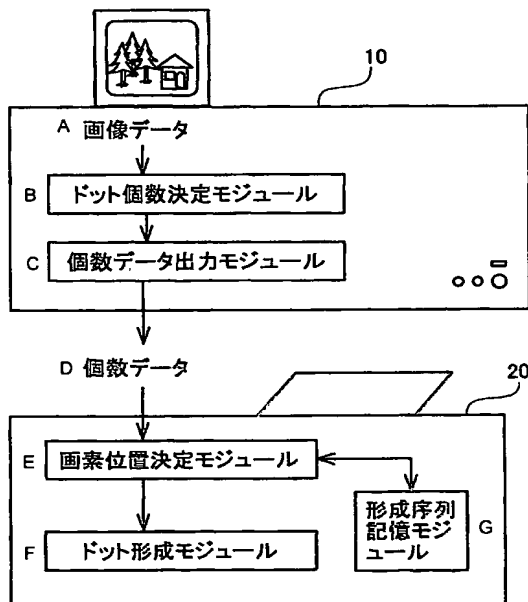
(10) 国際公開番号
WO 2004/086749 A1

- (51) 国際特許分類⁷: H04N 1/40, B41J 3/00 (72) 発明者; および
(75) 発明者/出願人 (米国についてののみ): 角谷 繁明 (KAKU-
TANI, Toshiaki) [JP/JP]; 〒3928502 長野県諏訪市大和
三丁目3番5号 セイコーエプソン株式会社内 Nagano
(JP).
- (21) 国際出願番号: PCT/JP2004/004474
- (22) 国際出願日: 2004年3月29日 (29.03.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2003-087190 2003年3月27日 (27.03.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): セイコー
エプソン株式会社 (SEIKO EPSON CORPORATION)
[JP/JP]; 〒1630811 東京都新宿区西新宿二丁目4番
1号 Tokyo (JP).
- (74) 代理人: 特許業務法人 明成国際特許事務所
(TOKKYO GYOMUHOJIN MEISEI INTERNA-
TIONAL PATENT FIRM); 〒4600003 愛知県名古屋
市中区錦二丁目18番19号 三井住友銀行名古屋
ビル7階 Aichi (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,
LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,
NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,

[続葉有]

(54) Title: IMAGE OUTPUT CONTROL SYSTEM, IMAGE PROCESSING APPARATUS, AND METHOD THEREOF

(54) 発明の名称: 画像出力制御システム、画像処理装置およびその方法



A...IMAGE DATA
B...MODULE FOR DECIDING NUMBERS OF DOTS
C...MODULE FOR OUTPUTTING DATA OF
NUMBERS
D...DATA OF NUMBERS
E...MODULE FOR DECIDING PIXEL POSITIONS
F...MODULE FOR FORMING DOTS
G...MODULE FOR STORING FORMATION ORDERS

(57) Abstract: In an image processing system, an image processing apparatus processes image data, and the resultant data are supplied to an image output apparatus, which outputs an image. The image processing apparatus determines the number of dots to be formed in each of pixel groups that consists of a predetermined number of ones of a plurality of pixels constituting an image, and outputs the data of the determined number of the dots to the image output apparatus. When receiving the data of dot numbers, the image output apparatus, which has stored therein a plurality of pixel orders in which dots are formed in respective pixels in each pixel group, selects one of the pixel orders to decide pixel positions in each pixel group, and then forms the dots in the respective pixel positions to output an image. Thus, supplying the data of dot numbers from the image processing apparatus to the image output apparatus allows data to be supplied quickly even in a case of the image having a large number of pixels, resulting in any image being outputted quickly.

(57) 要約: 本発明の画像処理システムでは、画像処理装置で画像データに画像処理を施して、得られたデータを画像出力装置に供給して画像を出力する。画像処理装置では、画像を構成する複数の画素が所定の複数個ずつまとめられた画素群について、該画素群内に形成されるドットの個数を求め、得られたドット個数のデータを画像出力装置に出力する。画像出力装置には、画素群内で各画素にドットが形成される画素の序列を複数記憶しておく。そしてドット個数のデータを受け取ると、1の序列を選択して、画素群内での画素位置を決定した後、画素位置にドットを形成して画像を出力する。このように画像処理装置から画像出力装置に向かってドット個数のデータを供給することとすれば、画素数の多い画像でも、迅速にデータを供給することができ、延いては迅速に画像を出力させることができる。



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG,
CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護が
可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, SD, SL,
SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG,
KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY,
CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

明細書

画像出力制御システム、画像処理装置およびその方法

5 技術分野

この発明は、画像データに所定の画像処理を施して画像を出力する技術に関し、詳しくは、画像処理が施された画像データを画像出力装置に迅速に転送することによって、画像の出力を迅速化する技術に関する。

10 背景技術

印刷媒体や液晶画面といった各種の表示媒体上にドットを形成することで画像を表現する画像出力装置は、各種画像機器の出力装置として広く使用されている。これら画像出力装置では、画像は画素と呼ばれる小さな領域に細分された状態で扱われており、ドットはこれら画素に形成される。ドットを画素に形成する場合、
15 もちろん個々の画素については、ドットが形成されているか、いないかのいずれかの状態しか取り得ない。しかし、画像全体として見れば、ドットが密に形成されている領域や、まばらに形成されている領域を生じさせることが可能であり、従って、ドットの形成密度を変えることによって多階調の画像を出力することが可能となる。例えば、印刷用紙上に黒いインクのドットを形成する場合、ドット
20 が密に形成されている領域は暗く見えるし、逆にドットがまばらに形成されている領域は明るく見える。また、液晶画面に輝点のドットを形成する場合、ドットが密に形成された領域は明るく見え、まばらに形成された領域は暗く見える。従って、ドットの形成密度を適切に制御してやれば、多階調の画像を表示させることが可能となる。

25

ドットの形成密度を制御するためのデータは、出力しようとしている画像のデータに対して、所定の画像処理を施すことによって発生させることができる。得られたデータは画像処理装置に供給され、画像処理装置では、供給されたデータ

に従って各画素にドットを形成する。この結果、表示媒体上に適切な密度でドットが形成され、画像が出力されることになる。

近年では、これら画像出力装置は、出力画像の高画質化や大画像化が要請されるようになってきた。高画質化の要請に対しては、画像をより細かな画素に分割することが効果的である。こうして画素を小さくすれば、画素に形成されるドットが目立たなくなって画質を向上させることができる（例えば、特開2000-115716号公報）。また、大画像化の要請に対しては、画素数の増加によって対応することができる。もちろん、個々の画素を大きくすることによっても出力画像を大きくすることはできるが、これでは画質の低下を招いてしまうので、大型化の要請に対しては画素数を増加させることが効果的である。

しかし、出力する画像の高画質化や大画像化の要請に応えようとする、いきおい画像を迅速に出力することが困難になるという問題があった。すなわち、大画像化のために画素数を増加した場合はもちろんのこと、画像の高画質化のために個々の画素を小さくした場合も、結果として1つの画像に含まれる画素数が増加する。前述したように、画像出力装置は、ドットの形成を制御するデータの供給を受けて画像を出力するので、1つの画像に含まれる画素数が増加すると、データの供給に要する時間が増加してしまい、画像を迅速に出力することが困難となるのである。

発明の開示

この発明は、従来技術における上述した課題を踏まえ、ドットの形成を制御するためのデータを画像出力装置に迅速に供給することで、画像の出力を迅速化することを目的とする。

上述した目的を達成するために、本発明の画像出力システムは、次の構成を採用した。すなわち、

画像データに所定の画像処理を施す画像処理装置と、該画像処理の結果に基づいてドットを形成することにより画像を出力する画像出力装置と、を備える画像出力システムであって、

前記画像処理装置は、

- 5 前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する画素群生成手段と、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する形成個数決定手段と、

- 10 前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力する個数データ出力手段と

を備えており、

前記画像出力装置は、

- 15 前記各画素群についてのドット個数のデータを受け取る個数データ受取手段と、

前記画素群内でドットが形成される画素の序列を、前記画素群毎に特定する序列特定手段と、

前記ドット個数のデータと前記特定した序列とに基づいて、前記画素群内でドットが形成される画素位置を該画素群毎に決定する画素位置決定手段と、

- 20 前記決定した画素位置に基づいてドットを形成するドット形成手段とを備えたことを要旨とする。

また、上記の画像出力システムに対応する本発明の画像出力方法は、

- 25 画像データに所定の画像処理を施して、得られた結果に基づきドットを形成することによって、画像を出力する画像出力方法であって、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する第1の工程と、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表さ

せ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する第2の工程と、

前記画素群内でドットが形成される画素の序列を、前記画素群毎に特定する第3の工程と、

- 5 前記ドット個数のデータと前記特定した序列とに基づいて、前記画素群内でドットが形成される画素位置を該画素群毎に決定する第4の工程と、
前記決定した画素位置に基づいてドットを形成する第5の工程と
を備えることを要旨とする。

- 10 かかる本発明の画像出力システムおよび画像出力方法においては、複数の画素をまとめて画素群を形成する。ここで画素群の生成とは、既存の画素を複数個ずつまとめる操作でもよく、画像を高解像度化するために画素を小さな画素に分割して得られた画素をまとめる操作でもよく、画像を大型化するために複数の画素を生成して得られた画素をまとめる操作でもよい。こうして形成した画素群につ
15 いて、該画素群内に形成されるドットの個数を画素群毎に決定する。また、画素群を構成する画素間でのドットの形成の序列を画素群毎に特定し、該特定した序列と、画素群のドット個数のデータとに基づいて、該画素群内でドットが形成される画素位置を決定する。こうして決定した画素位置に基づいてドットを形成する。

20

- こうすれば、複数の画素をまとめた画素群について、画素群内の各画素の画像データを特定の画像データにより一律に代表させて処理を行なうので、ドット形成の判断を極めて迅速に行なうことができる。また、決定されたドットの個数と、画素群毎に特定された序列に基づいてその画素位置が決定されるので、ドットの
25 形成位置も迅速に決定することができ、しかもドット形成の序列を画素群毎に決定していることから、特定のパターンを生じにくくすることが容易であり、出力される画像の画質の低下を抑制することができる。

更に、画像データを構成する各画素から、該画素と同じ画像データを有する複数の画素を生成することにより、画素数を増加させ、同じ画素から生成された複数の画素をまとめて画素群とすれば、次の理由から、高い画質で画像を出力することが可能となる。上述したように画素群内でドットが形成される画素位置は、

5 ドット個数と画素間の序列とに基づいて決定されており、決定に際しては、画素群内の画素間で画像データが違うことによる影響は考慮されていない。しかし、画素群内の画素毎にドット形成の有無を判断した場合、いずれの画素にドットが形成されるかは、画素間でのドットの形成され易さを示す序列の他に、各画素間の画像データの違いによっても影響される。従って、画素間の画像データの違い

10 が大きくなると、画素位置を適切に決定することが困難になる場合が生じ得る。これに対し、同じ画素から生成された複数の画素を画素群としてまとめてやれば、画素群内では全ての画素が同じ画像データを有することになる。そのため、画素群のドット個数のデータと、画素間の序列とに基づいて決定した場合でも、画素位置を適切に決定することが可能となり、延いては高い画質で画像を出力することが可能となるのである。

15

加えて、画素群内に形成するドットの個数は、画素群内の各画素についてのドットの形成状況よりも僅かなデータ量で表すことができる。従って、画像データを、画素群のドット個数のデータに一旦変換しておけば、データの転送量が減少

20 して速やかに転送することができる。このため、例え画素数の多い画像であっても、僅かな時間でデータ転送が完了して、迅速に画像を出力することが可能となる。

また、画素群内での画素位置を決定するに際しては、複数記憶されている序列

25 の中から画素群毎に1の序列が選択され、この序列とドット個数のデータとに基づいて決定するものとしても良い。こうすれば、例え、同じ個数のドットが形成される画素群が連続した場合でも、画素群毎に異なる画素位置にドットが形成されることになる。従って、規則的なパターンで形成されているドットが目立って

しまい、画質を悪化させるおそれを回避することができる。

こうした画像出力システムあるいは画像出力方法においては、画素群毎のドット個数を次のようにして決定しても良い。先ず、前記画素群にまとめられた画素の画像データを、該画素群内に形成されるドット個数に変換するための対応関係を複数記憶しておく。そして、ドット個数の決定に際しては、これら複数の対応関係の中から1の対応関係を選択し、選択した対応関係を用いて、該画素群にまとめられた画素の画像データをドット個数に変換する。

10 こうすれば、次の理由から、より高画質な画像を出力することが可能となる。
例えば、同じ画像データを有する画素群が連続しているような領域を変換する場合、該領域内では画素群毎に異なるドット個数に変換される。従って、各画素群のドット個数は整数値しか取り得ないものとしても、領域全体として見たときの平均的なドット個数は整数以外の値を取ることが可能であり、しかも、その値は
15 各画素群でのドット個数の出現頻度によって連続的に変化させることができる。
このことから、予め複数の対応関係を適切に設定しておけば、画像データを、領域全体として適切なドット個数のデータに変換することが可能となり、延いては、高画質な画像を出力することが可能となるのである。

20 加えて、このように、画素群内に形成されるドット個数を、画像データとの対応関係に基づいて決定してやれば、画素群内の画素を特定することなく決定することができるので、ドット個数を簡便に決定することが可能になるという利点も得られる。

25 画像データをドットの個数に変換するための複数の対応関係としては、複数個の閾値によって構成した閾値列を複数記憶することとしても良い。ここで、それぞれの閾値列は、画素群を構成する画素の数に相当する個数の閾値から構成されているものとする。そして、これら複数の閾値列の中から画素群毎に1の閾値列

を選択し、選択した閾値列の中で、画素群としてまとめられた画素の画像データより小さな閾値の個数を、該画素群内に形成されるドットの個数として決定することとしても良い。

- 5 このように、対応関係を閾値列として記憶しておけば、複数の対応関係をわずかな容量で記憶しておくことが可能となるので好ましい。

- また、こうした閾値列では、閾値列に含まれる複数個の閾値を、該閾値列の中での大きさの順番を示す情報とともに記憶しておくこととしても良い。そして、
10 大きさの順番を考慮しながら画素群の画像データと各閾値とを比較することにより、該画素群内に形成されるドット個数を決定することとしても良い。

- 各閾値について、閾値列の中での大きさの順番が分かっているならば、画素群の画像データより小さな閾値の個数を迅速に求めることができる。例えば、大きさの
15 順番がN番目の閾値は画像データよりも小さいが、大きさの順番が(N+1)番目の閾値は画像データよりも大きいことが分かれば、画像データを他の閾値と比較せずとも、その閾値列に含まれる画像データより小さな閾値の個数がN個であり、従って画素群内に形成されるドットの個数をN個と決定することができる。
あるいは、閾値列が多数の閾値から構成されている場合（例えば、20個）、各
20 閾値について大きさの順番が分かっているならば、次のようにしてドットの個数を決定することもできる。まず、大きさの順番がほぼ中央（例えば10番目）の閾値と画像データとを比較する。画像データの方が小さければ、もはや10番目の閾値よりも大きな閾値と画像データとを比較する必要はない。そこで、10番目の閾値より小さな閾値の中で、大きさの順番がほぼ中央の閾値と画像データとを比較する。
25 例えば、1番目の閾値が最も小さな閾値であるとすれば、画像データを5番目の閾値と比較する。今度は、画像データの方が大きいのであれば、5番目の閾値より小さな閾値については画像データと比較する必要はなく、6番目から9番目の閾値と画像データとを比較すればよい。このように、それぞれの閾値に

ついて大きさの順番を示す情報が分かっているならば、これを考慮しながら画像データと閾値とを比較することによって、画素群内に形成されるドットの個数を迅速に決定することが可能となるので好ましい。

- 5 尚、閾値列の中での順番を示す情報としては、大きさの順番を示す数字を各閾値に対応付けて記憶しておくこととしてもよいが、簡便には、各閾値を大きさの順に並べて、例えば小さい閾値から次第に大きな閾値へと順番に並べた状態で、あるいは逆に大きな閾値から小さな閾値へと順番に並べた状態で記憶しておくこととしてもよい。

10

こうすれば、大きさの順番を示す情報を、記憶のために何ら記憶容量を消費することなく、しかも簡便に記憶しておくことが可能となるので好ましい。

- 15 また、閾値について大きさの順番が分かっている場合は、次のようにすることで画素群内に形成されるドット個数を迅速に決定することが可能である。例えば、画素群にまとめられた画素の画像データが、所定の第1の閾値よりも大きい場合は、画像データを、閾値列の中の大きな閾値から比較することとしても良い。あるいは画像データが所定の第2の閾値よりも小さい場合は、閾値列の中の小さな閾値から比較することとしても良い。

20

こうすれば、画像データが大きい場合は大きな閾値から比較することになり、あるいは画像データが小さい場合は小さな閾値から比較することになるので、画素群内に形成されるドットの個数を迅速に決定することが可能となる。

- 25 更に、閾値について大きさの順番が分かっている場合は、閾値列の中の複数の閾値の中から、直前に決定したドット個数に基づいて選択した順番の閾値を、画素群の画像データと最初に比較することとしても良い。

通常の画像では、画像データはゆっくりと変化することが多いから、隣り合った画素群間では、画素群内に形成されるドットの個数も大きくは変わらないことが多い。従って、ある画素群内に形成されるドット個数がN個であれば、続いて処理する画素群内に形成されるドット個数も、N前後の個数となることが多いと
5 考えられ、大きさの順番がN番目あるいはこれに近い順番の閾値から比較してやれば、迅速にドット個数を決定することが可能となるので好適である。

また、複数の対応関係は簡易ディザマトリックスの形態、すなわち、複数の閾値列が所定の順序で二次元的に配列された形態で記憶しておくこととしても良
10 い。そして、これら対応関係の中から1の対応関係を選択するに際しては、画像中での画素群の位置に対応して1の閾値列を選択することとしても良い。

こうすれば、複数の閾値列を予め適切に配列しておくことで、ドット個数を適切に分布させることができ、延いては高画質の画像を出力することが可能となる
15 ので好ましい。

また、複数の対応関係だけでなく、前記画素群内でのドットの形成され易さを示す複数の序列も、マトリックスの形態で記憶しておくことも可能である。すなわち、複数の序列を所定の順序で二次元的に配列した序列マトリックスとして記
20 憶しておく。そして、この場合は、簡易ディザマトリックスおよび序列マトリックスは互いに、行方向および列方向の画素数で評価したマトリックスの大きさが、同じマトリックスとしておくこととしてもよい。

画像の大きさは、通常はマトリックスよりも大きいので、1つのマトリックス
25 を画像上での位置をずらしながら繰り返し使用しながら画像処理を行うことになる。ここで、簡易ディザマトリックスおよび序列マトリックスの大きさが違っていると、マトリックスの位置をずらすたびに互いの位置関係が異なってしまうので、処理が不安定となり、結果として画質が悪化するおそれがある。従って、簡

易ディザマトリックスおよび序列マトリックスを、同じ大きさのマトリックスとしておけば、互いの位置関係を常に一定に保って処理を安定させることができ、延いては、良好な画質を維持することが可能となるので好ましい。

- 5 更には、次のようにしても良い。まず、ドット個数を決定する側では、簡易ディザマトリックスとして、次のようなマトリックスを記憶しておく。すなわち、二次元的に配列された画素の各々に閾値を対応付けたディザマトリックスを複数の前記画素群に分割し、該画素群内の各画素の閾値から構成された複数の前記閾値列が、該画素群の並びで配列されたマトリックスを記憶しておく。次に、ドット
- 10 ト個数から画素位置を決定する側では、ドットの形成され易さを示す複数の序列を、次のような形態で記憶しておく。すなわち、該ディザマトリックスを複数の画素群に分割し、該画素群内の各画素に対応付けられた閾値の大小関係に基づいて画素群毎に決定された画素の序列が、該画素群の並びでマトリックス状に配列された形態で、前記複数の序列を記憶しておく。そして、ドット個数のデータから
- 15 ら画素位置を決定するに際しては、画像中での画素群の位置に対応して1の序列を選択して、画素位置を決定する。

- 詳細には後述するが、このように、ドット個数を決定する側とドット個数から画素位置を決定する側とで、それぞれの処理を同じディザマトリックスに基づいて
- 20 て行えば、画素位置を適切に決定することができ、延いては、高画質の画像を出力することが可能となる。

- もちろん、上述した画像出力システムおよび画像出力方法においては、ドット個数を決定する側および、ドット個数から画素位置を決定する側のそれぞれに同じディザマトリックスを記憶しておき、かかるマトリックスに基づいて、それぞ
- 25 れの処理を行うこととしても良い。

また、本発明の上記の目的を達成するために、本発明の画像処理装置は、次の

構成を採用した。すなわち、

ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理装置であって、

- 5 前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する画素群生成手段と、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する形成個数決定手段と、

- 10 前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力する個数データ出力手段と

を備えることを要旨とする。

また、上述した画像処理装置に対応する本発明の画像処理方法は、

- 15 ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理方法であって、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する工程（A）、と、

- 20 前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する工程（B）と、

前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力する工程（C）と

- 25 を備えることを要旨とする。

かかる本発明の画像処理装置および画像処理方法においては、複数の画素をまとめて画素群を形成する。こうして形成した画素群について、該画素群内に形成

されるドットの個数を画素群毎に決定して、得られたドット個数のデータを前記制御データとして出力する。

前述したように、画素群内に形成するドットの個数は、画素群内の各画素について5 のドット形成の有無よりも僅かなデータ量で表すことができる。このため、こうすれば、例え画素数の多い画像であっても、画像出力装置に迅速にデータを供給して、迅速に画像を出力させることが可能となる。

また、同じ画素から生成された複数の画素を画素群としてまとめるものとする10 ば、画素群内の画素は同じ画像データを有することになる。このため、前述した理由から、画素群内でドットを形成する画素位置を適切に決定することが可能となり、延いては高い画質で画像を出力することが可能となる。

前述した画像出力システムと同様に、こうした画像処理装置および画像処理方法15 においても、画素群毎のドット個数を次のようにして決定しても良い。すなわち、画像データをドット個数に変換するための対応関係を複数記憶しておき、これら複数の対応関係の中から1の対応関係を選択して、画像データをドット個数に変換しても良い。

20 こうすれば、複数の対応関係を適切に設定しておくことで、画像データを適切なドット個数のデータに変換することが可能となり、延いては、高画質な画像を出力することが可能となる。

更に本発明は、上述した画像出力方法あるいは画像処理方法を実現するための25 プログラムをコンピュータに読み込ませ、コンピュータを用いて実現することも可能である。従って、本発明は次のようなプログラム、あるいは該プログラムを記録した記録媒体としての態様も含んでいる。

すなわち、上述した画像出力方法に対応する本発明のプログラムは、

コンピュータにより実行され、画像データに所定の画像処理を施して、得られた結果に基づきドットを形成することによって画像を出力するためのプログラムであって、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する第1の機能と、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する第2の機能と、

前記画素群内でドットが形成される画素の序列を、前記画素群毎に特定する第3の機能と、

前記ドット個数のデータと前記特定した序列とに基づいて、前記画素群内でドットが形成される画素位置を該画素群毎に決定する第4の機能と、

前記決定した画素位置に基づいてドットを形成する第5の機能と
を実現することを要旨とする。

15

こうしたプログラムが実現する前記第2の機能は、次のようなものとすることもできる。すなわち、画素群を代表する画像データを、該画素群内に形成されるドット個数に変換するための対応関係を複数記憶しておく機能と、前記複数の対応関係の中から画素群毎に1の対応関係を選択する機能とを備えとともに、前記画素群を代表する画像データと前記選択した対応関係とに基づいて、該画素群内に形成されるドットの個数を決定する機能とすることもできる。

20

また、上述した画像処理方法に対応する本発明のプログラムは、

コンピュータによって実行され、ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成するためのプログラムであって、

25

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する機能(A)と、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する機能（B）と、

- 5 前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力する機能（C）と
を実現することを要旨とする。

加えて、本発明は、こうした各種のプログラムがコンピュータに読み取り可能に記録された記録媒体として把握することも可能である。

10

こうしたプログラム、あるいは記録媒体に記録されているプログラムをコンピュータに読み込ませ、該コンピュータを用いて上述の各種機能を実現すれば、例えば画素数の多い画像であっても、迅速に画像を出力させることが可能となる。

15 図面の簡単な説明

図1は、印刷システムを例にとって発明の概要を示した説明図である。

図2は、本実施例の画像処理装置としてのコンピュータの構成を示す説明図である。

図3は、本実施例の画像出力装置としてのプリンタの概略構成図である。

- 20 図4は、インク吐出用ヘッドにおけるノズルN_zの配列を示す説明図である。

図5は、第1実施例の画像処理装置で行われる画像印刷処理の流れを示すフローチャートである。

図6（a）、図6（b）は、画像データの解像度変換を変換している様子を示す説明図である。

- 25 図7は、第1実施例の個数データ生成処理の流れを示すフローチャートである。

図8は、ディザマトリックスの一部を拡大して例示した説明図である。

図9は、ディザマトリックスを参照しながら画素毎にドット形成の有無を判

断する様子を示す説明図である。

図10(a)、図10(b)は、画素群毎にドット個数のデータが求められている様子を概念的に示した説明図である。

図11は、第1実施例の画素位置決定処理の流れを示すフローチャートである。
5

図12(a)ないし図12(d)は、第1実施例の画素位置決定処理中でドット個数のデータに基づいて画素位置を決定する処理の様子を示す説明図である。

図13(a)ないし図13(c)は、第1の変形例の個数データ生成処理中でドット個数を求める様子を示す説明図である。
10

図14(a)ないし図14(c)は、第2の変形例の画素位置決定処理中でドット個数のデータに基づいて画素位置を決定する様子を示す説明図である。

図15は、第2実施例の個数データ生成処理の流れを示すフローチャートである。

図16(a)、図16(b)は、画素群内でのエッジの有無に応じて、画素群内の各画素の階調値を平均階調値で置き換える様子を示した説明図である。
15

図17(a)ないし図17(c)は、第2実施例においてコンピュータが出力するデータのデータ形式を示す説明図である。

図18は、第2実施例においてコンピュータが出力するデータ形式の他の態様を示す説明図である。
20

図19は、第2実施例の画素位置決定処理の流れを示すフローチャートである。

図20は、第3実施例の画像印刷処理の流れを示すフローチャートである。

図21は、第3実施例の大中小ドットデータ変換処理中で参照される変換テーブルを概念的に示した説明図である。
25

図22(a)、図22(b)は、第3実施例の個数データ生成処理中で、ドットデータからドット個数のデータを生成する様子を示した説明図である。

図23は、第3実施例の個数データ生成処理の流れを示したフローチャート

である。

図 2 4 は、ディザマトリックスを参照しながら、各種ドットを形成する画素位置を決定する様子を示した説明図である。

図 2 5 は、各種ドットの個数のデータをコード化するために参照される変換
5 テーブルを概念的に示した説明図である。

図 2 6 は、第 3 実施例の個数データ生成処理中で、画素位置を特定することなくドットの個数を求める様子を概念的に示した説明図である。

図 2 7 は、第 3 実施例の画素位置決定処理の流れを示したフローチャートである。

10 図 2 8 は、第 3 実施例の画素位置決定処理中で、ドット個数のデータから画素位置を決定する様子を示した説明図である。

図 2 9 は、第 3 実施例の画素位置決定処理中で参照される復号化テーブルを概念的に表した説明図である。

15 図 3 0 は、第 1 の変形例の画像印刷処理中で行われる個数データ生成処理の流れを示すフローチャートである。

図 3 1 は、画素群内の平均階調値に基づいてドット個数が一義的に決定される様子を例示した説明図である。

図 3 2 は、第 2 の変形例の画像印刷処理中で行われる個数データ生成処理の流れを示すフローチャートである。

20 図 3 3 は、第 3 の変形例の画像印刷処理中で行われる画素位置決定処理の流れを示すフローチャートである。

図 3 4 は、画素群内の画素の序列が複数通り記憶されている様子を模式的に示した説明図である。

25 発明を実施するための最良の形態

本発明の作用・効果をより明確に説明するために、本発明の実施の形態を、次のような順序に従って以下に説明する。

A. 実施形態の概要：

B. 第1実施例：

B-1. 装置構成：

B-2. 画像印刷処理の概要：

B-3. 第1実施例の個数データ生成処理：

5 B-4. 第1実施例の画素位置決定処理：

B-5. 変形例：

C. 第2実施例：

C-1. 第2実施例の個数データ生成処理：

C-2. 第2実施例の画素位置決定処理：

10 D. 第3実施例：

D-1. 第3実施例の画像印刷処理の概要：

D-2. 第3実施例の個数データ生成処理：

D-3. 第3実施例の画素位置決定処理：

E. その他の変形例：

15

A. 実施形態の概要：

実施例についての詳細な説明に入る前に、図1を参照しながら、本発明の実施形態の概要について説明しておく。図1は、印刷システムを例にとって、実施形態の概要を説明するための説明図である。画像出力制御システムとしての印刷システムは、画像処理装置としてのコンピュータ10と、画像出力装置としてのプリンタ20等から構成されており、コンピュータ10に所定のプログラムがロードされて実行されると、コンピュータ10およびプリンタ20などが全体として一体の印刷システムとして機能する。プリンタ20は、印刷媒体上にドットを形成することによって画像を印刷する。コンピュータ10は、印刷しようとする画像の画像データに所定の画像処理を施すことによって、プリンタ20が画素毎にドットの形成を制御するためのデータを生成して、該プリンタ20に供給する。

20

25

ここで、通常の印刷システムでは、コンピュータは画像データを、画像を構成

する画素毎にドットの形成有無を表したデータに変換してプリンタに供給し、このデータに基づいてドットを形成することにより、画像を印刷している。ここで、印刷しようとする画像の画素数が多くなると、それに伴って、画素毎にドットの形成有無を表したデータのデータ量も増加するので、コンピュータからプリンタ
5 にデータを出力するために長い時間が必要となり、延いては印刷に要する時間も増加してしまう。こうした点を考慮して、図1に示したコンピュータ10には、ドット個数決定モジュールと個数データ生成モジュールとが設けられており、次のような処理を行う。

10 ドット個数決定モジュールは、画像を構成する複数の画素が所定の複数個ずつまとめられた画素群について、該画素群内に形成されるドットの個数を、画像データに基づいて決定する。ここで画素群毎の個数データは、画像データを画素群にまとめた後、画素群毎にドット形成の有無を判断することによって生成することが
15 できる。あるいは、初めに画像をドット形成の有無による表現形式に変換した後、画素を所定の複数個ずつまとめて画素群を生成して、各画素群内に形成されるドットの個数を決定しても良い。尚、画素群としてまとめられる複数の画素は、必ずしも、互いに隣接した画素でなくとも構わない。また、個数データ生成モジュールは、画素群毎に決定されたドット個数のデータを、プリンタ20に向
20 かって出力する。

20

図1に示したプリンタ20には、序列記憶モジュールと、画素位置決定モジュールと、ドット形成モジュールとが設けられている。序列記憶モジュールには、画素群内で各画素にドットが形成される画素の序列が、複数通り記憶されている。画素位置決定モジュールは、序列記憶モジュールを参照しながら、画素群毎にド
25 ットを形成すべき画素位置を次のようにして決定する。まず、画素群1つ分の個数データを受け取ると、序列記憶モジュールに記憶された複数の序列の中から序列を1つ選択する。そして選択した序列に従って、画素群を構成する複数の画素の中から、個数データによって指示された個数の画素を、ドットを形成すべき画

素として選択する。こうして画素位置決定モジュールは、個数データを受け取ると、画素群毎に序列を選択して、ドットを形成する画素位置を決定していく。ドット形成モジュールは、こうして決定された画素にドットを形成する。その結果、印刷媒体上に画像が形成されることになる。

5

このように、図1に示した印刷システムでは、コンピュータ10からプリンタ20に向かって、ドット形成の有無を表すデータを供給する際に、画素毎のデータではなく、画素群毎に形成されるドットの個数を表すデータを供給する。こうすれば、個々の画素についてのドット形成の有無を供給する場合よりも、供給するデータ量を少なくすることができる。このため、例え、画像に含まれる画素数が増加した場合でも、コンピュータ10からプリンタ20にデータを迅速に供給することができ、延いては、迅速に画像を印刷することが可能となる。以下では、こうした印刷システムを例にとって、各種実施例について詳細に説明する。

15 B. 第1実施例：

B-1. 装置構成：

図2は、本実施例の画像処理装置としてのコンピュータ100の構成を示す説明図である。コンピュータ100は、CPU102を中心に、ROM104やRAM106などを、バス116で互いに接続して構成された周知のコンピュータ
20 である。

コンピュータ100には、フレキシブルディスク124やコンパクトディスク126等のデータを読み込むためのディスクコントローラDDC109や、周辺機器とデータの授受を行うための周辺機器インターフェースPIF108、CRT114を駆動するためのビデオインターフェースVIF112等が接続されている。PIF108には、後述するカラープリンタ200や、ハードディスク118等が接続されている。また、デジタルカメラ120や、カラースキャナ122等をPIF108に接続すれば、デジタルカメラ120やカラースキャナ12

2で取り込んだ画像を印刷することも可能である。また、ネットワークインターフェースカードNIC110を装着すれば、コンピュータ100を通信回線300に接続して、通信回線に接続された記憶装置310に記憶されているデータを取得することもできる。

5

図3は、本実施例のカラープリンタ200の概略構成を示す説明図である。カラープリンタ200はシアン、マゼンタ、イエロ、ブラックの4色インクのドットを形成可能なインクジェットプリンタである。もちろん、これら4色のインクに加えて、染料濃度の低いシアン（淡シアン）インクと染料濃度の低いマゼンタ（淡マゼンタ）インクとを含めた合計6色のインクドットを形成可能なインクジェットプリンタを用いることもできる。尚、以下では場合によって、シアンインク、マゼンタインク、イエロインク、ブラックインク、淡シアンインク、短マゼンタインクのそれぞれを、Cインク、Mインク、Yインク、Kインク、LCインク、LMインクと略称することがあるものとする。

15

カラープリンタ200は、図示するように、キャリッジ240に搭載された印字ヘッド241を駆動してインクの吐出およびドット形成を行う機構と、このキャリッジ240をキャリッジモータ230によってプラテン236の軸方向に往復動させる機構と、紙送りモータ235によって印刷用紙Pを搬送する機構と、ドットの形成やキャリッジ240の移動および印刷用紙の搬送を制御する制御回路260とから構成されている。

20

キャリッジ240には、Kインクを収納するインクカートリッジ242と、Cインク、Mインク、Yインクの各種インクを収納するインクカートリッジ243とが装着されている。キャリッジ240にインクカートリッジ242、243を装着すると、カートリッジ内の各インクは図示しない導入管を通じて、印字ヘッド241の下面に設けられた各色毎のインク吐出用ヘッド244ないし247に供給される。

25

図4は、インク吐出用ヘッド244ないし247におけるインクジェットノズルNzの配列を示す説明図である。図示するように、インク吐出用ヘッドの底面には、C、M、Y、Kの各色のインクを吐出する4組のノズル列が形成されており、1組のノズル列あたり48個のノズルNzが、一定のノズルピッチkで配列されている。

制御回路260は、CPUや、ROM、RAM等がバスで相互に接続された構成となっている。制御回路260は、キャリッジモータ230および紙送りモータ235の動作を制御することによってキャリッジ240の主走査動作および副走査動作を制御するとともに、コンピュータ100から供給される印刷データに基づいて、各ノズルから適切なタイミングでインク滴を吐出する制御を行う。こうして、制御回路260の制御の下、印刷媒体上の適切な位置に各色のインクドットを形成することによって、カラープリンタ200はカラー画像を印刷することができる。

尚、各色のインク吐出ヘッドからインク滴を吐出する方法には、種々の方法を適用することができる。すなわち、ピエゾ素子を用いてインクを吐出する方式や、インク通路に配置したヒータでインク通路内に泡（バブル）を発生させてインク滴を吐出する方法などを用いることができる。また、インクを吐出する代わりに、熱転写などの現象を利用して印刷用紙上にインクドットを形成する方式や、静電気を利用して各色のトナー粉を印刷媒体上に付着させる方式のプリンタを使用することも可能である。

以上のようなハードウェア構成を有するカラープリンタ200は、キャリッジモータ230を駆動することによって、各色のインク吐出用ヘッド244ないし247を印刷用紙Pに対して主走査方向に移動させ、また紙送りモータ235を駆動することによって、印刷用紙Pを副走査方向に移動させる。制御回路260

は、印刷データに従って、キャリッジ 240 の主走査および副走査を繰り返しながら、適切なタイミングでノズルを駆動してインク滴を吐出することによって、カラープリンタ 200 は印刷用紙上にカラー画像を印刷している。

5 B-2. 画像印刷処理の概要：

図 5 は、本実施例のコンピュータ 100 およびプリンタ 200 が、画像データに所定の画像処理を加えて、印刷媒体上に画像を印刷する処理の流れを示すフローチャートである。かかる画像印刷処理は、後述するように前半部分はコンピュータ 100 に内蔵された CPU の機能を利用して、また、処理の後半部分はプリンタ 200 の制御回路 260 に内蔵された CPU の機能を利用して実行される。
10 以下、図 5 に従って、本実施例の画像印刷処理について説明する。

コンピュータ 100 は、画像印刷処理を開始すると、先ず初めに、変換すべき画像データの読み込みを開始する（ステップ S100）。ここでは、画像データ
15 は RGB カラー画像データであるものとして説明するが、カラー画像データに限らず、モノクロ画像データについての同様に適用することができる。

カラー画像データの読み込みに続いて、色変換処理を行う（ステップ S102）。色変換処理とは、R、G、B の階調値の組み合わせによって表現されている RGB
20 B カラー画像データを、印刷のために使用される各色の階調値の組合せによって表現された画像データに変換する処理である。前述したように、プリンタ 20 は C、M、Y、K の 4 色のインクを用いて画像を印刷している。そこで、本実施例の色変換処理では RGB 各色によって表現された画像データを、C、M、Y、K の各色の階調値によって表現されたデータに変換する。色変換処理は、色変換テ
25 ーブル（LUT）と呼ばれる 3 次元の数表を参照することで行う。LUT には、RGB カラー画像データに対して、色変換によって得られる C、M、Y、K 各色の階調値が予め記憶されているので、この LUT を参照しながら変換すれば、迅速に色変換することが可能である。

色変換処理を終了すると、解像度変換処理を開始する（ステップS104）。
解像度変換処理とは、画像データの解像度を、プリンタ200が印刷を行う解像度（印刷解像度）に変換する処理である。前述したように、印刷画質を向上させるためには、画素の大きさを小さくして、より高い解像度で印刷することが効果的である。しかし、印刷解像度を高くすることに合わせて、必ずしも、元の画像データの解像度も高くする必要があるわけではない。何故なら、ドットを形成して画像を印刷する場合は、個々の画素ではドットを形成するか否かの2通りしか取り得ず、例えばドットの大きさなどを変えたとしても、画素あたりに表現可能な階調数は高々数階調に過ぎない。これに対して、読み込む画像データは、仮に1バイトのデータとしても、画素あたりに256階調を表現することができる。このように、画素あたりに表現可能な階調が大きく異なっているので、印刷解像度を、読み込む画像データの解像度よりも高解像度に設定することで、印刷画質を向上させることが可能である。このような理由から、図5のステップS104では、画像データの解像度を、より高解像度の印刷解像度に変換する処理を行うのである。尚、より大きな画像を印刷しようとする場合には、解像度を保ったまま画素数を増加させる処理が行われることがある。このような処理も、1つの画素から同じ画像データを有する複数の画素を生成している点で、上述した解像度変換処理と全く同様である。以下の説明では、画像の解像度を高くする場合について説明するが、解像度を高くする処理を画素数を増加させる処理と読み替えてやれば、大きな画像を印刷する場合にも以下の説明を適用することが可能である。

図6（a）、図6（b）は、第1実施例において行われる解像度変換の様子を示す説明図である。尚、前述したように色変換によって、C、M、Y、Kの各色毎の画像データが得られるが、以降に説明する処理は、これら各色の画像データのいずれに対しても同様に行われる。そこで、説明の煩雑化を避けるために、以下では色を特定せずに説明する。

- 図 6 (a) は、色変換後の画像データの一部を拡大して模式的に表したものである。図示するように、画像データは、格子状に配列された画素の各々に階調値が割り当てられたデータである。図 6 (a) 中に示した複数の矩形は、それぞれが画素を模式的に表しており、矩形の中に表示された数値は、各画素に割り当てられた階調値を表している。こうした画像データの解像度をより高い解像度に変換するためには、画素間で補間演算を行うことによって新たな画素を生成しても良いが、本実施例では最も簡便な手法として、画素をより小さな画素に分割することで解像度変換を行う。
- 10 図 6 (b) は、画素を分割することで解像度を変換している様子を示す説明図である。図示した例では、それぞれの画素を、主走査方向（図上で左右方向）に 4 分割し、副走査方向（図上で上下方向）に 2 分割することで、1 つの画素を 8 つの画素に分割している。図 6 (b) 中に示した破線は、画素が分割されていることを表したものである。こうして生成した小さな画素には、分割前の元の画素
- 15 の階調値と同じ階調値が割り当てられている。以上のような処理を施すことにより、画像データの解像度は、主走査方向には 4 倍の解像度に、副走査方向には 2 倍の解像度に変換されることになる。もちろん、解像度の増加割合は必要に応じて種々の割合に設定することが可能である。
- 20 以上のようにして解像度を印刷解像度に変換したら、コンピュータ 100 は、個数データ生成処理を開始する（ステップ S 106）。ここでは、次のような処理を行う。色変換後の画像データは、画素毎に階調値が割り当てられた階調データである。これに対して、プリンタ 200 は画素位置に適切な密度でドットを形成することによって画像を印刷する。従って、階調データを、画素毎のドット形
- 25 成の有無によって表現されたデータに変換した後、プリンタ 200 に転送する必要がある。また、ドット形成の有無を示すデータを、プリンタ 200 に画素単位で転送したのでは、画素数が多くなるに従って転送に要する時間が増加してしまうので、画像を迅速に印刷することが困難となる。そこで、本実施例の画像印刷

処理では、画素を所定の複数個ずつ画素群としてまとめ、画素群内に形成される
ドット個数のデータをプリンタ 20 に転送している。ここで、画素群内に形成さ
れるドット個数のデータは、予め画像データを、画素毎のドット形成の有無を示
すデータに変換した後に、複数の画素を画素群としてまとめることで得ることが
5 できる。あるいは、後述するように、初めに複数の画素を画素群にまとめた後、
画素群内の各画素に形成されるドットの個数を決定することも可能である。ステ
ップ S 106 の個数データ生成処理では、こうして画素群内で形成されるドット
個数のデータを生成して、プリンタ 20 に転送する処理を行う。個数データ生成
処理の詳細については後述する。

10

プリンタ 200 の制御回路 260 に内蔵された CPU は、コンピュータ 100
から出力されたドット個数のデータを受け取ると、画素位置決定処理を開始する
(ステップ S 108)。ここでは、次のような処理を行う。上述したように、コ
ンピュータ 100 は画素毎にドット形成の有無を示すデータの代わりに、画素群
15 内に形成されるドット個数を示すデータを出力する。そこで、画素位置決定処理
では、画素群毎に受け取ったドット個数のデータに基づいて、画素群内でドット
が形成される画素位置を決定する処理を行う。画素位置決定処理の詳細について
は後述する。

20 以上のようにして、ドットを形成すべき画素位置を決定したら、決定した画素
位置にドットを形成する処理を行う (ステップ S 110)。すなわち、図 3 を用
いて説明したように、キャリッジ 240 の主走査および副走査を繰り返しながら
インク吐出用ヘッドを駆動してインク滴を吐出することにより、印刷用紙上にイ
ンクのドットを形成する。こうしてドットを形成することにより、画像データに
25 対応した画像が印刷されることになる。

B-3. 第 1 実施例の個数データ生成処理：

図 7 は、第 1 実施例の個数データ生成処理の流れを示すフローチャートである。

以下では、フローチャートを参照しながら、個数データ生成処理の内容について詳細に説明する。

個数データ生成処理を開始すると、先ず初めに所定の複数個の画素をまとめて
5 画素群を生成する（ステップS200）。ここでは、解像度変換処理において1
つの画素を8つの画素に分割していることから、同一の画素を分割して得られた
8つの画素を画素群としてまとめることとする。例えば、図6（a）中で左上隅
の画素は、図6（b）中では、左上方にある縦2列横4列の8つ画素に分割され
ているから、これらの画素をまとめて画素群を生成する。尚、画素群としてまと
10 める画素は、互いに隣接する画素である必要はなく、所定の位置関係にあればど
のような画素でも画素群としてまとめることができる。

また、このように同一の画素から分割された画素を画素群としてまとめる場合
は、図5の解像度変換処理（図6参照）を省略することも可能である。この場合
15 は、以下の説明中で、「画素群」とある部分を、「解像度変換を行う前の画素」と
読み替えることにより、ほぼ同様な処理を行うことができる。

次いで、画素群としてまとめた画素の中から、ドット形成の有無を判断するた
めの着目する画素（着目画素）を1つ設定する（ステップS202）。そして、
20 着目画素に割り当てられた階調値とディザマトリックスの閾値とを比較すること
により、着目画素についてのドット形成の有無を判断する（ステップS204）。
ディザマトリックスとは、複数の閾値が格子状に記憶された2次元の数表である。
ディザマトリックスを用いてドット形成の有無を判断する処理について、図8お
よび図9を参照しながら説明する。図8は、ディザマトリックスの一部を例示し
25 た説明図である。図示したマトリックスには、縦横それぞれ64画素、合計40
96個の画素に、階調値0～255の範囲から万遍なく選択された閾値がランダ
ムに記憶されている。ここで、閾値の階調値が0～255の範囲から選択されて
いるのは、本実施例では画像データが1バイトデータであり、画素に割り当てら

れる階調値が0～255の値を取り得ることに対応するものである。尚、ディザマトリックスの大きさは、図8に例示したように縦横64画素分に限られるものではなく、縦と横の画素数が異なるものも含めて種々の大きさとすることができる。

5

図9は、ディザマトリックスを参照しながら、着目画素についてのドット形成の有無を判断している様子を概念的に示した説明図である。ドット形成有無の判断に際しては、先ず、着目画素の階調値とディザマトリックス中の対応する位置に記憶されている閾値と比較する。図中に示した細い破線の矢印は、着目画素の階調値を、ディザマトリックス中の対応する位置に記憶されている閾値と比較していることを模式的に表したものである。そして、ディザマトリックスの閾値よりも着目画素の階調値の方が大きい場合には、その画素にはドットを形成すると判断する。逆に、ディザマトリックスの閾値の方が大きい場合には、その画素にはドットを形成しないと判断する。再び図9に即して説明すると、画像データの左上隅の画素については、画像データの階調値は97であり、ディザマトリックスの閾値は1であるから、この画素にはドットを形成すると判断する。図9中に実線で示した矢印は、この画素にはドットを形成すると判断して、判断結果をメモリに書き込んでいる様子を模式的に表したものである。一方、この画素の右隣の画素については、画像データの階調値は97、ディザマトリックスの閾値は177であり、閾値の方が大きいので、この画素についてはドットは形成しないと判断する。図7のステップS204では、こうしてディザマトリックスを参照しながら、着目画素にドットを形成するか否かを判断する処理を行う。

次いで、画素群内の全ての画素について以上のような処理を行ったか否かを判断し（ステップS206）、画素群中に未処理の画素が残っている場合は（ステップS206：no）、ステップS202に戻って続く一連の処理を行う。こうして画素群内の全ての画素について、ドット形成有無の判断を終了したら（ステップS206：yes）、画素群内に形成するドットの個数を検出し、画素群に

25

対応付けられた状態でメモリに記憶する（ステップS 2 0 8）。図9に示した例では、画像の左上隅の画素群については、3つの画素にドットを形成すると判断されているから、この画素群についてはドット個数が「3」である旨を記憶する。

- 5 以上のようにして、1つの画素群についての処理を終了したら、全画素について処理を終了したか否かを判断し（ステップS 2 1 0）、未処理の画素が残っていれば、ステップS 2 0 0に戻って新たな画素群を生成した後、続く一連の処理を行って、その画素群に形成されるドットの個数を記憶する（ステップS 2 0 8）。こうした処理を繰り返して行くことにより、画像中の全ての画素についての処理
- 10 を終了したら（ステップS 2 1 0 : y e s）、画素群毎に記憶しておいたドット個数をプリンタ200に向かって出力して（ステップS 2 1 2）、図7に示した個数データ生成処理を終了する。

- 図10（a）は、画像データに上述した個数データ生成処理を施すことによっ
- 15 て得られるデータを、概念的に表した説明図である。図中に示した複数の矩形は、それぞれ画素群を表しており、画素群内に表示された数値は、該画素群に形成されるドットの個数が記憶されている様子を表している。本実施例では、コンピュータ100は、色変換後の画像データを図10（a）に示すようなデータに変換した後、画素群毎に記憶された個数のデータのみをプリンタ200に向かって出
- 20 力する。このように個数のデータのみを出力すれば、画素毎にドットの形成有無を示すデータを出力する場合よりも、データ量が減少するので迅速に出力することが可能となる。この点につき、補足して説明する。

- 図10（b）は、画素群内の各画素について、ドット形成の有無を判断した様子
- 25 を示す説明図である。図10（b）中に示した細い破線は、画素群が複数の画素から構成されていることを示しており、画素に付された斜線は、その画素にはドットを形成すると判断されていることを示している。

今、コンピュータ 100 からプリンタ 200 に対して、図 10 (b) に示した状態のデータ、すなわち画素毎にドット形成の有無を示すデータを出力するものとする。ドットの種類は 1 種類であるとすれば、各画素はドットが形成されるかされないかの、いずれかの状態しか取り得ないから、1 画素あたりのデータ量は

5 1 ビットで足りる。画素群は 8 つの画素で構成されているから、プリンタ 200 に出力すべきデータ量は、画素群あたり 8 ビットとなる。

これに対して、本実施例のように画素群に形成されるドットの個数を出力する場合は、1 つの画素群内に形成されるドットの個数は 0 ～ 8 の値しか取り得ない

10 から、画素群あたり 4 ビットあればドット個数を表現することができる。すなわち、画素毎にドット形成の有無を示すデータを出力する場合に比べて、データ量を半減させることができる。このため、画素群毎のドット個数を出力することによって、プリンタ 200 に迅速にデータを出力することが可能となるのである。

こうしてコンピュータ 100 から転送されたドット個数のデータは、プリンタ 2

15 00 側で次に説明する画素位置決定処理が施されて、画素毎にドットの形成有無を示すデータに変換される。以下、画素位置決定処理について説明する。

B-4. 第 1 実施例の画素位置決定処理：

図 1, 1 は、第 1 実施例の画像印刷処理中で行われる画素位置決定処理の流れを示すフローチャートである。かかる処理は、プリンタ 200 の制御回路 260 に

20 内蔵された CPU が、コンピュータ 100 から転送されてきた画素群毎のドット個数を示すデータを受け取って実行する。また、図 1 2 は、画素群毎のドット個数を示すデータが、画素位置決定処理を施されることによって、画素毎のドット形成の有無を示すデータに変換される様子を概念的に示した説明図である。以下、

25 図 1 1 および図 1 2 を参照しながら、画素位置決定処理の内容について説明する。

画素位置決定処理を開始すると、先ず初めに、処理の対象とする画素群を 1 つ選択し（図 1 1 のステップ S 300）、その画素群に形成されるドット個数を取

得する（ステップS 3 0 2）。図 1 2（a）には、コンピュータ 1 0 0 から画素群毎に転送されてきたドット個数を示すデータが概念的に示されている。画素位置を決定する画素群として、ここでは、図中で左上隅にある画素群を選択したものとする。図 1 1 のステップ S 3 0 2 では、選択した画素群に形成されるドット
5 個数として「3」を取得する。

次いで、画素群内の各画素にドットが形成される序列を参照することにより、ドットを形成する画素を決定する処理を行う（ステップ S 3 0 4）。ここでは、ディザマトリックスを、ドットが形成される序列として読み替えて利用する。図
10 8 を用いて説明したように、ディザマトリックスの各画素には閾値が設定されている。また、ある画素にドット形成の有無を判断する際には、画像データの階調値とディザマトリックスの閾値とを比較して、階調値の方が大きければ、その画素にはドットを形成すると判断する。すなわち、ディザマトリックスの閾値が小さい画素ほどドットが形成され易くなることから、ディザマトリックスはドット
15 が形成される画素の序列を表していると考えることができる。本実施例では、ディザマトリックスの有するこうした性質に着目して、画素群内の各画素の序列としてディザマトリックスを利用するのである。

再び図 1 2 を参照しながら、詳しく説明する。ここでは、対象とする画素群が
20 図 1 2（a）中の左上隅の画素群であるとしているから、ディザマトリックス上で、この画素群の各画素に対応する位置に記憶されている閾値を取得する。図 1 2（b）は、図 8 に示したディザマトリックスから、対応する画素位置の閾値が読み出された様子を模式的に示したものである。こうして読み出した閾値が小さい画素から順番に、ドットが形成されることになる。図 1 2（a）に示すように、
25 処理中の画素群には形成されるドット個数は 3 個だから、各画素にドットが形成される序列に基づいて、図 1 2（c）に示すように画素位置を決定することができる。すなわち、図 1 2（c）中で実線で囲って示した最も閾値の小さい画素と、破線で囲った 2 番目に閾値の小さい画素と、一点鎖線で囲った 3 番目に閾値の小

さい画素の3つの画素を、ドットが形成される画素として決定することができる。

以上のような操作を行うことにより、処理対象として選択した画素群について画素位置を決定したら、全ての画素群についての処理を終了したか否かを判断する（図11のステップS306）。未処理の画素群が残っていれば（ステップS306：no）、ステップS300に戻って新たな画素群を選択し、続く一連の処理を行う。こうした処理を繰り返すことにより、図12（a）に例示の画素群毎にドット個数を示すデータは、図12（d）に示すような、画素毎にドット形成の有無を表すデータに変換されていく。尚、図12（d）中で斜線が付された画素は、ドットが形成される画素を示している。そして、全ての画素群についての処理が終了したら（ステップS306：yes）、図11に示した画素位置決定処理を終了して、図5の画像印刷処理に復帰する。

以上、第1実施例の画像印刷処理および、かかる処理中で行われる個数データ生成処理、画素位置決定処理について詳しく説明した。このように第1実施例の画像印刷処理では、画像処理が施されたデータをコンピュータ100からプリンタ200に向かって転送するに際して、画素毎にドット形成の有無を示すデータの代わりに、画素群に形成されるドット個数を示すデータを転送する。こうすれば、データの転送量を大幅に減少させることができるので、例えば画像に含まれる画素数が増加したとしても、データの転送を速やかに完了して、迅速に画像を印刷することが可能となる。

また、上述したように、コンピュータ100側の個数データ生成処理で参照するディザマトリックスを、プリンタ200側の画素位置決定処理で参照するディザマトリックスと同じマトリックスにしておけば、コンピュータ100からプリンタ200にドット個数の情報のみに圧縮して転送した場合でも、画素位置を完全に復元することができる。実際、図10（b）と図12（d）とを比較すれば明らかなように、コンピュータ100側で画素毎にドット形成有無を判断して得

られた画素位置は、プリンタ 200 側で決定した画素位置と一致しており、画素位置が完全に復元されていることを示している。このため、コンピュータ 100 からドット個数のデータを迅速に転送しながら、プリンタ 200 側でドットを形成する画素位置を適切に決定することにより、高画質な画像を迅速に印刷することが可能となる。

B-5. 変形例：

上述した第 1 実施例には種々の変形例が存在する。以下、これら変形例について簡単に説明する。

10

(1) 第 1 の変形例：

図 7 ないし図 10 を用いて説明したように、第 1 実施例の個数データ生成処理では、画像データを、画素毎にドット形成有無を表すデータに一旦変換し、得られたデータを、画素群毎のドット個数を示すデータに変換してプリンタ 200 に転送している。すなわち、コンピュータ 100 内では、画素位置を特定した状態でドット形成の有無を判断しているものの、プリンタ 200 に転送する段階では、画素位置に関する情報は省略されてしまい、画素群毎のドット個数の情報のみが転送される。こうした点に鑑みて、第 1 の変形例では、個数データ生成処理において画素位置を特定することなく、画素群内に形成されるドット個数のみを生成する。

20

図 13 は、第 1 の変形例において行われる個数データ生成処理の概要を示した説明図である。図 13 (a) は、第 1 の変形例の個数データ生成処理において参照される簡易ディザマトリックスを例示した説明図である。第 1 実施例において参照したような通常に用いられるディザマトリックスでは、画素毎に閾値が設定されている (図 8 を参照)。これに対して、第 1 の変形例で参照する簡易ディザマトリックスでは、閾値が画素毎に対応付けられておらず、画素群毎にひとまとまりの状態で、換言すれば、複数個の閾値が 1 組にまとめられて画素群毎に対応

25

付けられた状態で記憶されている。また、各画素群に記憶されている閾値の個数は、画素群を構成する画素の数と同数となる。図 1 3 (a) に示した例では、簡易ディザマトリックスの左上隅の画素群には、{ 2 5 5, 2 1 2, 1 7 7, 1 7 0, 1 0 9, 5 8, 4 2, 1 } の 8 つの値からなる閾値の組が対応付けられて記憶されている。同様に、その右隣の画素群には、{ 2 4 2, 2 2 3, 1 8 6, 1 6 1, 7 9, 7 0, 4 8, 5 } の 8 つの値で構成される閾値の組が記憶されている。

第 1 の変形例における個数データ生成処理では、画素群の画像データを、こうした閾値の組と比較することによって、画素位置を特定することなく、画素群内に形成すべきドット個数を決定する。ここで説明の便宜から、処理しようとする画像データが、第 1 実施例の説明中で用いたものと同じ画像データであったとする (図 6 参照)。画像データの左上隅の画素群について見ると、画素群内の全ての画素は階調値 9 7 となっている。一方、簡易ディザマトリックス上で対応する位置の画素群には、8 つの閾値 { 2 5 5, 2 1 2, 1 7 7, 1 7 0, 1 0 9, 5 8, 4 2, 1 } が記憶されている。これら 8 つの閾値の中で、画素群の階調値 9 7 よりも小さな値は { 5 8, 4 2, 1 } の 3 つあるから、この画素群には 3 つのドットが形成されると判断する。図 1 3 (b) 中で閾値の一部が破線で囲われているのは、これら閾値が画素群の階調値よりも小さいことを表したものである。このように、画素群毎に閾値の組を記憶しておき、画素群の階調値と比較してやれば、画素群内での画素位置を特定することなくドット個数を決定することができる。以上の操作を全ての画素群について行えば、図 1 3 (c) に示すように、画素群毎にドット個数を決定することができる。

また、第 1 の変形例中で参照した簡易ディザマトリックスは、第 1 実施例の説明で用いた通常のディザマトリックスに対応したマトリックスとなっている。すなわち、図 1 3 の簡易ディザマトリックス中で画素群毎に記憶されている閾値の組は、図 8 のディザマトリックスの各画素に記憶されている閾値を、画素群毎に

まとめて組にしたものとなっている。このように、簡易ディザマトリックスを通常のディザマトリックスに対応したものとしておけば、簡易ディザマトリックスを使用して画素位置を特定せずにドット個数を決定した場合でも、通常のディザマトリックスを用いて画素位置を特定しながら決定したドット個数とを全く同じ結果を得ることができる。実際、同じ画像データに対して、通常のディザマトリックスを用いて得られたドット個数のデータ（図10（a）参照）と、簡易ディザマトリックスを用いて得られたデータ（図13（c）参照）とは完全に一致したものである。

10 上述したように第1の変形例では、画素毎に記憶されている閾値の組と、画像データの階調値とを比較するだけで画素群に形成すべきドット個数を求めることができる。すなわち、閾値と画像データの階調値とを画素群内の画素毎に比較する必要がないので、画素群毎にドット個数を示すデータを迅速に得ることが可能となる。

15

また、第1の変形例では、画像データの階調値よりも小さな閾値の個数のみを求めればよいから、それぞれの組内で閾値を大きさの順に並べて記憶しておけば、処理速度の更なる高速化を図ることができる。再び図13の例示を参照しながら説明すると、左上隅の画素群は、画像データの階調値97であり、閾値の組は{2
20 55, 212, 177, 170, 109, 58, 42, 1}と大きさの順に記憶されている。画像データの階調値は0～255の値を取り得るから、階調値97は比較的小さな値と言える。そこで、この階調値を小さい閾値から順に大きさを比較していく。すなわち、初めは一番小さな閾値「1」と比較する。当然、階調値「97」の方が大きいので、今度は、隣に記憶されている1つ大きな閾値「4
25 2」と比較する。ここでも階調値「97」の方が大きいから、その隣の閾値「58」と比較する。こうして、階調値を小さい側の閾値から順番に比較していく。そして、閾値「109」と比較する段階で、初めて階調値「97」の方が小さいと判断される。組内の閾値は大きさの順に記憶されていることから、一旦、階調

値の方が小さいと判断されたら、それ以降の閾値についても階調値の方が小さいことは明らかであり、もはや一々比較する必要はない。従って、各画素群には8つの閾値が記憶されているにも関わらず、この画素群については4つの閾値と比較するだけでドット個数を決定することが可能となる。具体的には、予め所定の

5 閾値（例えば100）を定めておき、画像データの階調値がこの閾値よりも小さければ、小さな閾値から比較していけばよい。

もちろん、画像データの階調値が比較的大きな値である場合は、大きい側の閾値から比較していけばよい。例えば、上述の説明で仮に階調値が「200」である

10 とすれば、最も大きな閾値「255」から初めて、その隣の閾値「212」、更にその隣の閾値「177」の3つの閾値と比較するだけで、その画素群に形成すべきドット個数を決定することができる。具体的には、予め所定の閾値（例えば155）を定めておき、画像データの階調値がこの閾値よりも大きければ、大きな閾値から比較していけばよい。

15

あるいは、画像データの階調値と比較する閾値を、直前に処理した画素群での処理結果に基づいて選択することとしても良い。再び図13の例示を参照しながら説明する。左上隅の画素群については、画像データの階調値より小さな閾値は3つ（すなわち、ドット個数は3個）である。そこで、該画素群の右隣の画素群

20 については、先ず初めに、閾値の組の中で3番目に小さな閾値と画像データの階調値とを比較する。すなわち右隣の画素群に設定された8つの閾値{242, 223, 186, 161, 79, 70, 48, 5}の中で3番目に小さな閾値「70」であるから、先ず初めにこの閾値と画像データの階調値「102」とを比較するのである。この場合は、画像データの階調値の方が閾値よりも大きいので、

25 次は4番目に小さな閾値「79」、更にその次は5番目に小さな閾値「161」と比較する。5番目に小さな閾値「161」は画像データの階調値「102」よりも大きくなるので、この画素群についてはドット個数は4個であると決定することができる。結果として、画像データの階調値と閾値とを3回比較するだけで

ドット個数が決定できたことになる。尚、ここでは、先に処理した画素群のドット個数と同じ順番の3番目の閾値から比較を始めたが、必ずしも同じ順番である必要はなく、例えば、1つ大きな4番目の閾値から比較を開始したり、あるいは1つ小さな2番目の閾値から比較を開始することとしても良い。

5

一般に、画像データの階調値は通常、緩やかに変化することが多いので、隣接する画素群間では、画素群内に形成されるドット個数も大きくは変わらないことが多い。従って、上述したように、画像データの階調値と比較する閾値を、先に処理した画素群のドット個数に基づいて選択してやれば、少ない比較回数でドット個数を決定することが可能となる。

10

以上に説明したように、画素群に対応付けられた閾値を大きさの順に記憶しておけば、画素群内に形成すべきドット個数を迅速に決定することが可能となるのである。

15

(2) 第2の変形例：

前述した第1実施例の画素位置決定処理では、画素群毎のドット個数を示すデータを受け取ると、ディザマトリックスを参照しながら、それぞれの画素群内でドットが形成される画素位置を決定している（図12参照）。しかし、ドット個数からドットが形成される画素位置を決定するためには、必ずしも画素毎の閾値まで分かっている必要はなく、画素群内の各画素についてのドットが形成される画素の序列が分かればよい。こうした点に鑑みて、第2の変形例では、画素位置決定処理においてディザマトリックスの代わりに、画素の序列を記憶したマトリックス（以下では、こうしたマトリックスを序列マトリックスと呼ぶ）を参照しながら画素位置を決定する。

25

図14は、第2の変形例の画素位置決定処理において、序列マトリックスを参照しながら画素位置を決定する様子を概念的に示した説明図である。図14(a)

は、序列マトリックスを概念的に示した説明図である。図中で太い実線で囲われた矩形は画素群を表しており、各画素群は細い破線で示されているように、8つの画素に区分されている。また、各画素の中に表示されている数字は、画素群内でドットが形成される序列（換言すれば、ドットが形成される順番）を示している。

こうした序列マトリックスを用いれば、ドット個数に基づいて画素位置を簡単に決定することができる。ここでは、ドット個数のデータが図12(a)に示したデータである場合を例にとり、具体的に説明する。尚、このデータは、前述の第1実施例の画素位置決定処理についての説明で用いたものと同じデータである。図12(a)に示したデータによれば、左上隅の画素群に形成されるドット個数は「3」となっている。そこで、図14(a)に示した序列マトリックスの左上隅の画素群の中から、序列が1番～3番の3つの画素を選択して画素位置を決定する。図14(b)は、こうして3つの画素を選択して画素位置を決定している様子を模式的に示した説明図であり、画素中の数字を囲む実線は、その画素が選択されたことを表している。以上のような操作を全ての画素群に対して繰り返していけば、図14(c)に示すように、ドットを形成する画素位置を全て決定することができる。尚、図14(c)中で斜線が付された画素は、ドットが形成されることを表している。

20

このように、画素群内で各画素にドットが形成される序列に基づいて画素位置を決定することとすれば、序列の数字がドット個数以下の画素を選択するだけで画素位置を決定することができる。すなわち、選択した画素の個数を計数しながら、ドット個数に示された数の画素を選択する必要があるないので、画素位置を簡単に決定することが可能となる。

25

また、序列マトリックスに記憶されている数値は、高々、1つの画素群に含まれる画素の数までしか取り得ず、ディザマトリックスに記憶される閾値よりも小

さな数値である。従って、序列マトリックスはディザマトリックスよりも僅かな容量で記憶することができる。画素位置決定処理が行われるプリンタは、十分な記憶容量が搭載されていないことがあるので、序列マトリックスを用いて画素位置を決定すれば、プリンタの記憶容量を節約することができるという利点も得ることができる。

尚、図 1 4 (a) に示した序列マトリックスは、個数データ生成処理中で画素毎にドット形成の有無を判断するために参照したディザマトリックスと対応したマトリックスとなっている。すなわち、第 1 実施例の画素位置決定処理について
10 の説明の中で、ディザマトリックスに設定されている閾値は、ドットが形成される序列を表していると考えることができる旨を説明したが、図 1 4 (a) の序列マトリックスに設定されている序列は、画素群内の各画素についてディザマトリックスによって決まる序列と、同じ序列となっている。このように、序列マトリックスを、個数データ生成処理で参照したディザマトリックスに対応したマトリックスとしておけば、序列マトリックスを用いた場合でも、画素位置を適切に決定
15 することができる。実際、図 1 4 (c) と図 1 0 (b) とを比較すれば明らかなように、序列マトリックスを参照して決定した画素位置は、画素毎にドット形成の有無を判断して求めた画素位置と一致しており、画素位置が適切に決定されていることが分かる。

20

また、前述した簡易ディザマトリックス (図 1 3 参照) は図 8 のディザマトリックスを元にして生成され、図 1 4 に示した序列マトリックスは図 8 のディザマトリックスと対応するマトリックスとなっている。このように、同じディザマトリックスを介して、互いに対応付けられた簡易ディザマトリックスおよび序列マトリックスを使用すれば、画素位置を適切に決定することができる。もっとも、
25 これらマトリックスが互いに対応付けられていない場合でも、マトリックスの大きさを揃えておくことが望ましい。ここで、2 つのマトリックスの大きさが等しいとは、マトリックス間で行方向および列方向の画素数が等しいことを言う。

マトリックスよりも大きな画像を処理する場合は、1つのマトリックスを画像上での位置をずらしながら繰り返し使用することになる。簡易ディザマトリックスおよび序列マトリックスの大きさが違っていると、位置をずらすたびに互いの位置関係が異なってしまうので、処理が不安定となり、結果として画質が悪化するおそれがある。従って、簡易ディザマトリックスおよび序列マトリックスを、同じ大きさのマトリックスとしておけば、互いの位置関係を常に一定に保つことができる。この結果、安定した処理を行うことができ、良好な画質を維持することができるという利点を得られる。

10

C. 第2実施例：

以上に説明した第1実施例では、1つの画素の複数の画素に分割し、同じ画素から分割された画素同士を画素群としてまとめる場合について説明した。1つの画素を複数の画素に分割することは、例えば、入力された画像データよりも高い解像度で画像を印刷しようとする場合などに起こり得る。こうした第1実施例においては、画素群としてまとめられた各画素は同じ階調値を有している。しかし、本発明は、画素群内の各画素が異なる階調値を有する場合にも適用することができる。例えば、印刷解像度が入力された画像データの解像度と同じ解像度に設定されていて、1つの画素群中に画像データの複数の画素が含まれている場合には、画素群内の各画素で階調値が異なる場合が生じ得る。また、画像データよりも高い解像度で画像を印刷するために新たな画素を生成する場合でも、新たに生成した画素の階調値を補間演算によって決定した場合には、画素群内の各画素で階調値は異なった値となる。更には、印刷解像度が画像データの解像度よりも少しだけ高いような場合は、例え1つの画素を分割して複数の新たな画素を生成したとしても、1つの画素群に異なる画素から生成された画素が含まれることが考えられる。こうした場合にも、画素群内の各画素が同じ階調値を有しているとは限らない。以下では、第2実施例として、この様な場合に本発明を適用した実施例について説明する。

25

C-1. 第2実施例の個数データ生成処理：

図15は、第2実施例の個数データ生成処理の流れを示すフローチャートである。かかる処理も前述した第1実施例の個数データ生成処理と同様に、図5に示した画像印刷処理中でコンピュータ100のCPUによって実行される処理である。

第2実施例の個数データ生成処理においても、先ず初めに所定の複数個の画素をまとめて画素群を生成する（ステップS400）。ここでは、第1実施例にならって、縦2列横4列の8つの画素をまとめて画素群を生成するものとする。もちろん、画素群としてのまとめ方は、こうしたまとめ方に限定されるものではなく、種々の方法でまとめることができる。

次いで、画素群内にエッジが含まれているか否かを判断する（ステップS402）。本実施例では、画素群に含まれる複数の画素の中で、最も大きな階調値と最も小さな階調値との階調差が所定値以上の場合に、その画素群にはエッジが含まれているものと判断する。もちろん、エッジの検出方法は、こうした方法に限らず種々の方法を適用することが可能である。

そして、画素群にエッジが含まれていないと判断された場合は（ステップS402：no）、画素群の平均階調値を算出して各画素の階調値を平均階調値で置き換えてやる（ステップS404）。この結果、画素群内の各画素は同じ階調値となるので、前述した第1実施例と同様の方法を用いて、画素群内に形成されるドット個数を決定することができる。

25

図16は、画素群内でのエッジの有無を判断して、エッジがないと判断した場合には、画素群内の各画素の階調値を平均階調値で置き換える様子を示した説明図である。図16（a）には、画素群内の各画素の階調値を示している。図上で

左上隅にある画素群については、最大階調値および最小階調値はそれぞれ階調値 1 0 0 と階調値 9 7 であり、その階調差は 3 と、比較的小さな値となっている。これに対して、その画素群の右下にある画素群については、最大階調値は階調値 1 3 2、最小階調値は階調値 9 9 と、階調差は 3 3 もある。そこで適当な閾値（例えば階調値 2 0）を設定しておき、画素群内の階調差が閾値より大きければエッジが含まれていると判断する。逆に、画素群内の階調差が閾値より小さい場合はエッジは含まれていないと判断し、画素群内ので平均階調値を算出して、全ての画素の階調値を平均階調値で置き換えてやる。

- 10 図 1 6（b）は、こうして画素群にエッジが含まれていないと判断された場合に、画素群内の各画素の階調値が平均階調値で置き換えられた様子を表している。図示した例では、左上隅の画素群および、その右隣あるいは下の画素群についてはいずれも階調差が小さく、従って、画素群内の全ての画素が、それぞれ平均階調値 9 9、1 0 3、9 4 で置き換えられている。こうして画素の階調値が平均階調値で置き換えられた画素群については、画素群内の各画素は全て同じ階調値とな
- 15 っているので、前述した第 1 実施例と同様にして画素群に形成すべきドット個数を決定することができる（図 1 5 のステップ S 4 0 6）。これに対して、右下の画素群については階調差が 3 3 と大きく、エッジが含まれていると考えられるので、こうした階調値の置き換えは行わない。こうした画素群については、画素
- 20 の階調値とディザマトリックスの閾値とを比較しながら画素毎にドット形成の有無を判断して（図 9 参照）、各画素についての判断結果を記憶しておく（図 1 5 のステップ S 4 0 8）。

- 以上のようにして、1 つの画素群についての処理を終了したら、画像データ中の全ての画素について処理を終了したか否かを判断する（ステップ S 4 1 0）。そして未処理の画素が残っていれば（ステップ S 4 1 0：no）、ステップ S 4 0 0 に戻って新たな画素群を生成し、続く一連の処理を繰り返す。こうして全ての画素を画素群としてまとめて上述の処理を終了したら（ステップ S 4 1 0：y
- 25

- e s)、エッジを含まない画素群についてはステップ S 4 0 6 で記憶しておいたドット個数を、またエッジを含む画素群についてはステップ S 4 0 8 で記憶しておいた画素毎にドット形成の有無を示すデータ（ドットデータ）を、プリンタ 2 0 0 に向かって出力する（ステップ S 4 1 2）。この結果、画素群のドット個数のデータと、画素群内の各画素についてのドットデータとが、混在した状態でプリンタ 2 0 0 に出力されることになる。第 2 実施例の個数データ生成処理では、ドット個数のデータと、各画素についてのドットデータとを区別しながら出力するために、これらデータを次のような形態で出力する。
- 10 図 1 7 は、第 2 実施例においてコンピュータ 1 0 0 がプリンタ 2 0 0 に向かって出力するデータの形式を示した説明図である。画素群に形成するドット個数を出力する場合は、図 1 7（a）に示すように、画素群あたり 4 ビットのデータとして出力する。ここでは、1 つの画素群は 8 個の画素で構成されるものとしているから、ドット個数は 0 ～ 8 の値しか取り得ず、4 ビットあればドット個数を表現することができる。一方、ドット個数ではなく、各画素についてのドット形成の有無を示すドットデータを出力する場合は、図 1 7（b）に示すような形式でデータを出力する。すなわち、初めの 4 ビットに 9 ～ 1 5 のいずれかの値を設定し（図 1 7（b）の例示では「9」が設定されている）、続く 8 ビット分のデータに、画素毎のドット形成の有無を設定する。ドット個数は 0 ～ 8 の値しか取り得ないから、先頭の 4 ビットのデータが 9 以上の値となっている場合は、続く 8 ビット分のデータはドット個数ではなく画素毎のドット形成の有無を表していると解釈すればよい。そして、それぞれのビットを、例えば図 1 7（c）に示すような順番で各画素に対応付けておけば、画素群内でのドット形成の有無を示すデータを出力することができる。このような図 1 7 に示した形式でデータを出力する場合、エッジを含まない画素群については 4 ビットのデータとしてプリンタ 2 0 0 に転送され、エッジを含む画素群については 1 2 ビットのドットデータとして転送されることになる。
- 15
- 20
- 25

- もちろん、ドット個数のデータと画素毎のドットデータとを混在させて出力する方法は、こうした方法に限定されるものではなく、例えば識別用のビットを付加してもよい。例えば、図18の符号(a)に示すように、識別用のビットが「0」の場合は、続く4ビットのデータがドット個数を表しているものと判断する。また、図18の符号(b)に示すように、識別用のビットが「1」の場合は、続く8ビットのデータが、ドットデータを表しているものと判断しても良い。このようにしてデータを出力した場合は、エッジを含まない画素群については5ビットのデータとしてプリンタ200に転送され、エッジを含む画素群については9ビットのデータとして転送されることになる。尚、図18では、識別用のビットは、
- 10 ドット個数のデータ、あるいはドット形成の有無を示すドットデータの先頭に付加されて転送されるものとして説明した。しかし、これに限らず、ドット個数のデータやドットデータとは別に、識別用のビットだけを転送することとしても良い。
- 15 図17の転送方法と図18の転送方法とについてデータの転送量を比較すれば明らかなように、エッジを含まない画素群については、図17の方法による方が、図18に示した方法よりもデータ転送量が少なくなる。しかし、エッジを含む画素群については、逆に、図18の方法による方がデータ転送量が少なくなる。このことから、画素群中にエッジの含まれる割合が高い場合は、識別用のビットを用いた図18の方法を用いてデータを転送し、逆に、エッジの含まれる割合が低い場合は、図17に示した方法を用いてデータを転送すればよい。通常は、画素群にエッジが含まれる割合はそれほど高くないので、図17の方法を用いた方が迅速にデータを転送することができる。
- 25 図15のステップS412では、以上に説明したようにして、画素群のドット個数のデータと、画素毎のドット形成の有無を示すドットデータとを混在させた状態でプリンタ200に出力する。こうして、全ての画素群についてのデータを出力したら、図15に示した第2実施例の個数データ生成処理を終了して、画像

印刷処理に復帰する。

C-2. 第2実施例の画素位置決定処理：

上述したように、第2実施例においては、ドット個数のデータと画素毎のドット形成の有無を示すデータとが、コンピュータ100から同時に送られてくるので、プリンタ200では次のようにしてドットを形成する画素位置を決定する。尚、以下の説明では、データは図17に示した方法で転送されるものとする。

図19は、第2実施例において、ドットを形成する画素位置を決定する処理の流れを示すフローチャートである。処理を開始すると、先ず初めに4ビット分のデータを読み込む（ステップS500）。そして、読み込んだデータが9以上か否かを判断する（ステップS502）。前述したように、ここでは画素群に含まれる画素数は8個であり、ドット個数は0～8の値しか取り得ない。このことから、読み込んだ値が9以上の値であれば、そのデータはドット個数を表しているのではなく、続くデータがドットデータであることを表していると考えることができる。逆に、読み込んだ値が0～8の値であれば、そのデータは、画素群に形成されるドット個数を表すデータと考えることができる。

そこで、読み込んだデータが9以上か否かを判断し、9以上でない場合は（ステップS502：no）、読み込んだデータをドット個数のデータと解釈し、前述した第1実施例と同様にして、画素群内でドットを形成する画素位置を決定する（ステップS504）。一方、読み込んだデータが9以上である場合は（ステップS502：yes）、続く8ビットのデータを読み込んで、このデータが画素毎にドット形成の有無を表すものと解釈することにより、ドットを形成する画素位置を決定する（ステップS506）。

以上のようにして、画素群1つについて、ドットを形成する画素位置を決定したら、全ての画素群についての処理を終了したか否かを判断する（ステップS5

08)。そして、未処理の画素群が残っていればステップS500に戻って続く一連の処理を行う。こうして、全ての画素群について画素位置を決定するまで上述した処理を繰り返し、全ての画素群についての処理が終了したら、図19に示した第2実施例の画素位置決定処理を抜けて、画像印刷処理に復帰する。

5

以上、図15ないし図18に示した個数データ生成処理および図19に示した画素位置決定処理を行う第2実施例の画像印刷処理によれば、画素群内で各画素の階調値が同じ値とならない場合でも、エッジを含まない画素群についてはドット個数を示すデータを転送することができるので、プリンタ200に迅速にデータ

10 データを転送して画像を迅速に印刷することが可能となる。

また、第2実施例の画像印刷処理では、エッジを含む画素群については画素毎にドット形成の有無を示すドットデータを転送しているので、エッジを含む画素群の割合が高くなるほど、プリンタ200へのデータ転送に要する時間が増加す

15 る。このことから、エッジの有無を検出するための判定基準を高くして、エッジが検出され難くするほどデータ転送に要する時間が短くなり、延いては画像の迅速な印刷が可能となる。

その一方で、エッジが検出されなかった画素群については、画素群内の各画素の階調値を平均階調値によって置き換えてしまうので、データ転送時間の短縮化を図る余りエッジの判定基準を高くしすぎると（エッジが検出され難くすると）、印刷画質の低下が懸念される。しかし、高い印刷画質が要求される画像は、通常は印刷解像度が入力される画像データの解像度よりの高い値に設定されている。高解像度に変換するために、解像度変換処理（図5のステップS104）で画素

25 を分割して新たな画素を生成した場合でも、あるいは補間演算を行って新たな画素を生成した場合でも、ほとんどの画素群では階調値は緩やかに変化することになる。このことから、高い印刷画質が要求される画像では、ほとんどの場合、エッジの判定基準を高くせずとも大部分の画素群ではエッジは検出されず、高い画

質を維持したままデータを迅速に転送することができる。

一方、印刷解像度が入力された画像データの解像度と同程度の低解像度である場合は、画素群にエッジが検出される割合が高くなる。従って、プリンタ 200
5 へのデータ転送に要する時間を短縮化するためには、判定基準を高くしてエッジが検出され難くする必要が生じる。しかし、このように印刷解像度が比較的低い値に設定されている場合は、画質よりも迅速な印刷が要求されないことが多いので、エッジの判定基準を高くしても画質の悪化が問題になることはない。

10 D. 第3実施例：

以上に説明した各種の実施例は、個々の画素では、ドットを形成した状態あるいは形成しない状態に対応した2つの階調値しか表現し得ないものとして説明した。しかし、プリンタの中には、形成するドットの大きさを変えたり、あるいはドットを形成するために用いるインクの濃さを変えることで、個々の画素単独で、
15 より多くの階調値を表現可能としたプリンタも存在する。本発明は、こうしたいわゆる多値プリンタに対しても有効に適用することができる。以下では、本発明を多値プリンタに適用した第3実施例について説明する。

D-1. 第3実施例の画像印刷処理の概要：

20 図20は、第3実施例の画像印刷処理の流れを示すフローチャートである。第3実施例の画像印刷処理は、図5を用いて説明した第1実施例の画像印刷処理に対して、色変換処理後のデータを大中小ドットのデータに変換する点が大きく異なっている。以下では、この相違点を中心に、第3実施例の画像印刷処理について説明する。尚、ここでは、プリンタ200はドットの大きさを変更可能な多値
25 プリンタであるものとして説明するが、もちろん以下の説明は、ドットの大きさではなくインクの濃度を変更するプリンタや、更にはドットの大きさとインクの濃度とを同時に変更可能な多値プリンタにも、同様に適用することができる。

第3実施例の画像印刷処理においても、第1実施例の画像印刷処理と同様に、
先ず初めに、変換すべき画像データを読み込んで（ステップS600）、読み込
んだデータに対して色変換処理を行う（ステップS602）。色変換処理を行う
ことにより、画像データはC、M、Y、K各色の階調値によって表現された階調
5 データに変換される。

ここで、前述した第1実施例のプリンタ200では、ドットの大きさを変える
ことはできず、各色毎にドットを形成するか形成しないかのいずれかの状態しか
取り得ない。このため、色変換後のデータに基づいて直ちに、画素毎のドット形
10 成の有無を判断した。これに対して第3実施例のプリンタ200では、ドットの
大きさを変えて大ドット、中ドット、小ドットの3種類のドットを形成すること
が可能である。そこで、色変換処理によって得られた階調データを、一旦、大ド
ット用のデータ、中ドット用のデータ、小ドット用のデータに各色毎に変換する
（ステップS604）。

15

階調データから、大ドット、中ドット、小ドットのそれぞれのドットデータへ
の変換は、図21に示す変換テーブルを参照することによって行う。図示するよ
うに、変換テーブルには、大ドットデータ、中ドットデータ、小ドットデータが
階調データに対応付けて記憶されており、かかる変換テーブルを参照すること
20 によって、色変換後の階調データを変換する。

次いで、大ドットデータ、中ドットデータ、小ドットデータのそれぞれのデー
タに対して解像度変換処理を行う（ステップS606）。解像度変換には種々の
方法を適用することができるが、説明を簡便にするために、ここでは第1実施例
25 と同様に、画素を分割して解像度を変換するものとする。分割して生成された新
たな画素には、元の画素の階調値と同じ階調値が設定される。

こうして解像度を印刷解像度に変換した後、個数データ生成処理を行う（ステ

ップS 6 0 8)。第3実施例ではプリンタ200が大ドット、中ドット、小ドットの3種類のドットを形成することが可能である。このことに対応して個数データ生成処理では、これら各種ドットについてのドット個数のデータを生成して、得られたドット個数のデータをプリンタ200に出力する。

5

図22は、第3実施例の個数データ生成処理において、ドットデータからドット個数のデータを生成する様子を示した説明図である。図22(a)は、画素群としてまとめられる各画素に、大中小の各種ドットについてのドットデータが設定されている様子を模式的に表している。図中に示した実線の矩形の各々が画素群を表している。画素群は複数の画素から構成されており、各画素にドットデータが設定されているが、図示が煩雑となることを避けるために、図22では、個々の画素の表示は省略し、その代わりに画素群にドットデータが設定されているものとして表示している。例えば、図22(a)の左上隅の画素群に、Data (L, M, S) = (2, 90, 32) と表示されているのは、この画素群の各画素に、大ドットのドットデータ「2」、中ドットのドットデータ「90」、小ドットのドットデータ「32」が設定されていることを表している。もちろん、第1実施例においても説明したように、画素群を構成する全ての画素が同じ階調値を有する場合は、解像度変換処理を行わず、個数データ生成処理の中で実質的に解像度変換を行うこととしても良い。

20

第3実施例の個数データ生成処理では、こうした各種ドットについてのドットデータに後述する処理を施すことにより、図22(b)に示すようなドット個数のデータを生成する。図22(b)においても図22(a)と同様に、実線の矩形は画素群を表している。画素群は複数の画素から構成されているが、各画素の表示は省略して、画素群毎にドット個数のデータが生成されているものとして表示している。例えば、図22(b)の左上隅の画素群中に、Dot (L, M, S) = (1, 2, 1) と表示されているのは、この画素群を構成する各画素については、大ドット、中ドット、小ドットのドット個数として、それぞれ「1」、「2」、

25

「1」が生成されたことを表している。第3実施例の個数データ生成処理の内容については後述する。

プリンタ200は、コンピュータ100から出力されたドット個数のデータを
5 受け取ると、画素位置決定処理を行う（ステップS610）。第3実施例では大
ドット、中ドット、小ドットの3種類のドットを形成することから、画素位置決
定処理では、これら各種ドットを形成する画素位置を決定する。第3実施例の画
素位置決定処理の内容については後述する。

10 こうして画素位置を決定したら、プリンタ200はキャリッジ240の主走査
と副走査とを繰り返しながらインク吐出用ヘッドを駆動することにより、印刷用
紙上に大中小の各ドットを形成する（ステップS612）。この結果、画像デー
タに対応した画像が印刷されることになる。

15 D-2. 第3実施例の個数データ生成処理：

以下、第3実施例の個数データ生成処理の内容について説明する。図23は、
第3実施例の個数データ生成処理の流れを示したフローチャートである。かかる
処理も、コンピュータ100に内蔵されたCPUによって実行される。

20 第3実施例の個数データ生成処理を開始すると、CPUは先ず初めに、画像デ
ータの中から所定の複数個の画素をまとめて画素群を生成する（ステップS70
0）。個数データ生成処理に先立って行われる解像度変換処理（図20のステッ
プS606）において、第1実施例と同様に、画素を分割して新たな画素を生成
することとしているから、ここでも、同じ画素から分割された複数の画素を画素
25 群としてまとめるものとする。

次いで、画素群内の各画素について、大ドット、中ドット、小ドットのドット
データを読み込む（ステップS702）。尚、ここでは、画素群を構成する画素

は、いずれも同じ画素から分割されて同じ階調値を有するから、画素毎にドットデータを読み込むのではなく、画素群毎に1画素分だけ読み込むこととしても良い。

- 5 こうして各種ドットのドットデータを読み込んだら、ディザマトリックスを参照することにより、大ドット、中ドット、小ドットについての形成有無を判断する（ステップS704）。図24は、ディザマトリックスを参照しながら、着目画素に大ドット、中ドット、小ドットのいずれのドットを形成すべきかを判断
- 10 する方法を示した説明図である。尚、図24では、ドットデータとして図22(a)に示すデータを使用し、ディザマトリックスとしては、図8に示すマトリックスを使用する場合を想定している。

- 図24は、画像の左上隅にある画素群について、各種ドットの形成有無を判断する様子を示している。図中で、太い実線の矩形は画素群を表しており、画素群
- 15 が細い破線で区分されているのは、画素群が複数の画素によって構成されていることを表している。また、画素の中に表された数値は、ディザマトリックスの対応する位置に設定されている閾値の値を表している。

- ドット形成有無の判断を開始すると、先ず初めに、大ドットのドットデータと、
- 20 ディザマトリックスに設定されている閾値とを比較して、ドットデータの方が大きい画素については大ドットを形成するものと判断する。図24の符号(a)は、こうして、画素群内の各画素について大ドットの形成有無を判断している様子を示している。具体的には、大ドットのドットデータは「2」であるから、一番左上隅にある階調値「1」の画素についてだけ、ドットデータの方が大きく、他の
- 25 画素については全てディザマトリックスの閾値の方が大きくなっている。そこで、この画素群では、大ドットは1つだけ形成される。図24の符号(a)中で、ディザマトリックスの閾値が「1」の画素に細かい斜線が付されているのは、この画素に大ドットを形成すると判断されたことを表している。

大ドットについての形成有無を判断したら、今度は中ドットについての形成有無を判断する。中ドットについての判断に際しては、大ドットのドットデータに中ドットのドットデータを加算して、中ドット用の中間データを算出し、この中間データとディザマトリックスの閾値とを比較する。そして、中間データの方が閾値よりも大きな画素については、中ドットを形成するものと判断する。このとき、既に大ドットを形成することとした画素については、中ドットの形成有無の判断は行わない。図24の符号(b)に即して具体的に説明すると、大ドットのドットデータは「2」であり、中ドットのドットデータは「90」であるから、中ドット用の中間データは「92」と算出される。この中間データとディザマトリックスの閾値とを比較する。但し、画素群中で一番左上隅にある画素については、既に大ドットを形成することとしているので、かかる比較は行わない。そして、ディザマトリックスの閾値が「42」の画素と「58」の画素については、中間データの方が大きくなるので、中ドットを形成すると判断する。図24の符号(b)中で、これらの画素に斜線が付されているのは、中ドットを形成すると判断されたことを表している。

中ドットの形成有無を判断したら、最後に小ドットの形成有無を判断する。小ドットの判断に際しては、中ドット用の中間データに小ドットのドットデータを加算して、小ドット用の中間データを算出し、未だドットを形成すると判断されていない画素について、この中間データとディザマトリックスの閾値とを比較する。そして、中間データの方が大きい画素については、小ドットを形成するものと判断する。図24の符号(c)に即して具体的に説明すると、中ドット用の中間データは「92」であるから、小ドットのドットデータ「32」を加算して、小ドット用の中間データは「124」と算出される。この中間データと、ディザマトリックスの閾値とを比較する。そして、ディザマトリックスの閾値が「109」の画素については中間データの方が大きいので、この画素には小ドットを形成すると判断する。図24の符号(c)中で、この画素に粗い斜線が付されてい

るのは、小ドットを形成すると判断されたことを表したものである。図 2 3 のステップ S 7 0 4 では、以上のようにして画素群内の各画素について、大ドット、中ドット、小ドットの形成有無を判断する。

- 5 各種ドットの形成有無を判断したら、その画素群に形成すべき各種ドットの個数を記憶する（ステップ S 7 0 6）。図 2 4 に示した例では、大ドット、中ドット、小ドットの個数として、それぞれ 1 個、2 個、1 個である旨を記憶する。

- 10 こうして複数の画素を画素群にまとめて、画素群内に形成する各種ドットの個数を記憶したら、画像データに含まれる全画素についての処理を終了したか否かを判断し（ステップ S 7 0 8）、未処理の画素が残っている場合は（ステップ S 7 0 8 : n o）、ステップ S 7 0 0 に戻って新たな画素群を生成した後、続く一連の処理を繰り返す。こうして、全ての画素についての処理を終了したら（ステップ S 7 0 8 : y e s）、画素群毎に記憶しておいた各種ドットの個数をプリン
15 タ 2 0 0 に向かって出力する（ステップ S 7 1 0）。ここで、プリンタ 2 0 0 へ出力するデータ量を更に少なくするために、各種ドットについての個数のデータは、次のようにしてコード化した状態で出力する。

- 20 図 2 5 は、各種ドットの個数のデータをコード化するために参照される変換テーブルを概念的に示した説明図である。変換テーブルには、大ドット、中ドット、小ドットの各種ドット個数の組合せ毎に、1 つずつコード番号が設定されている。例えば、大ドット、中ドット、小ドットのいずれの個数も 0 個である組合せには、コード番号「0」が設定されている。また、大ドットと中ドットの個数が 0 個であり、小ドットの個数が 1 個である組合せには、コード番号「1」が設定されて
25 いる。

こうして、各種ドットの個数をコード番号に変換してからプリンタ 2 0 0 に出力することで、データ量を減らすことができる。この理由について若干説明する。

ここでは画素群は8つの画素から構成されているものとしているから、各種ドットが取り得る最大個数は8個であり、従って、ドット個数のデータは、ドット種類毎に4ビットあれば足りる。ドットの種類は3種類だから、結局、画素群あたりに必要なデータ量は12ビットとなる。これに対して、図25に示すように、

5 コード番号は0～165の値しか取り得ないから、コード化すれば画素群あたり8ビットあれば充分となる。すなわち、これだけでデータ量を2/3に減らすことが可能である。

更に、各種ドット個数の組合せの中には、実際の印刷では発生しない組合せも多く含まれており、当然、これらの組合せにはコード番号を設定する必要はない。従って、必要な組合せにだけコード番号を設定することとすれば、画素群あたりに必要なデータ量は8ビットよりも少なくなるので、更にデータ量を減少させることが可能となる。

15 図23のステップS710では、以上のような理由から、各種ドットについての個数のデータをコード化してプリンタ200に出力するのである。こうして、各種ドットの個数を画素群毎にコード化した状態でプリンタ200に出力したら、第3実施例の個数データ生成処理を終了して、図20の画像印刷処理に復帰する。

20

尚、以上に説明した第3実施例の個数データ生成処理では、画素を特定しながら各種ドットの形成有無を判断したが、プリンタ200に供給される情報はドット個数の情報のみであり、画素位置の情報までは供給していない。このことから、前述した第1実施例の第1の変形例と同様に（図13参照）、画素位置を特定す

25 ることなくドット個数を求めることとしても良い。図26は、こうして画素位置を特定することなく、各種ドットのドット個数を求める様子を概念的に示した説明図である。

図 2 6 は、図 2 4 での説明に用いた画素群を例に取って、画素位置を特定することなく各種ドットのドット個数を求める方法を示した説明図である。複数種類のドットについてドット個数を求める場合でも、単一のドットのドット個数を求める場合と同様に、簡易ディザマトリックスを使用する。前述したように簡易ディザマトリックスとは、ディザマトリックス中では画素群内の各画素に対応付けられている閾値が、各画素と対応付けられることなく画素群毎にひとまとまりの閾値の組として記憶されているマトリックスである。例えば図 2 4 に示した画素群には、画素群内の各画素に対応付けてディザマトリックスの閾値が設定されている。これに対して簡易ディザマトリックスを用いる図 2 6 では、これら閾値の組 { 2 5 5, 2 1 2, 1 7 7, 1 7 0, 1 0 9, 5 8, 4 2, 1 } が画素群に設定されている。以下、図 2 6 に従って、画素位置を特定することなく各種ドットのドット個数を求める方法について説明する。

ドット個数は、先ず初めに大ドットのドット個数を求め、次に中ドット、最後に小ドットの順番で求めていく。図 2 6 の符号 (a) は大ドットのドット個数を求める様子を表しており、図 2 6 の符号 (b) は中ドットのドット個数を、図 2 6 の符号 (c) は小ドットのドット個数を求める様子を表している。大ドットのドット個数を求めるためには、大ドットのドットデータと、画素群に設定されている閾値の組とを比較する。そして、ドットデータより小さな閾値の個数だけ大ドットを形成すると判断する。図 2 6 の符号 (a) に示した例では、大ドットのドットデータは「2」であるから、ドットデータより小さな閾値は 1 つだけ存在しており、従って、大ドットのドット個数を 1 個と求めることができる。の符号 (a) 中で閾値「1」に細かい斜線が施されているのは、この閾値については大ドットを形成すると判断されたことを模式的に表したものである。

25

大ドットのドット個数を求めたら、大ドットのドットデータに中ドットのドットデータを加えて中ドット用の中間データを算出する。そして、この中間データと閾値の組とを比較して、中間データよりも小さな閾値の個数だけ中ドットを形

成すると判断する。但し、既に大ドットを形成すると判断されている閾値との比較は行わない。図26の符号(b)に示した例では、大ドットのドットデータは「2」であり、中ドットのドットデータは「90」であるから、中ドット用のドットデータは「92」と算出される。既に大ドットを形成すると判断した閾値「1」を除けば、この中間データ「92」よりも小さな閾値は2つ存在する。そこで、この画素群に形成する中ドットの個数は2個であると求めることができる。図26の符号(b)中に、閾値「42」と閾値「58」に斜線が施されているのは、これら閾値については中ドットを形成すると判断されていることを模式的に表したものである。

10

中ドットのドット個数を求めたら、中ドット用の中間データに小ドットのドットデータを加えて、小ドット用の中間データを算出する。そして、この中間データと閾値の組とを比較することにより、小ドットのドット個数を求めてやる。図26の符号(c)に示した例では、中ドット用の中間データは「92」、小ドットのドットデータは「32」であるから、小ドット用の中間データは「124」となる。いずれのドットも形成されていない閾値の中で、この中間データよりも小さな閾値は1つだけあるから、この画素群に形成される小ドットの個数は1個だけであると判断することができる。図26の符号(c)中で、閾値「109」に斜線が施されているのは、この閾値については小ドットを形成すると判断したことを模式的に表したものである。

20

このように、簡易ディザマトリックスを参照しながら、各種ドットのドット個数を求めて行けば、画素位置を特定することなくドット個数を求めることが可能である。こうすれば、ドットデータあるいは中間データを、閾値の組と比較するだけでドット個数を求めることができ、画素毎に設定された閾値と比較する必要がないので、各種ドットについてのドット個数のデータを迅速に求めることが可能となる。

25

D-3. 第3実施例の画素位置決定処理：

以上に説明したように、第3実施例の個数データ生成処理では、画素群毎に各種ドットのドット個数が求められた後、ドット個数を示すデータがプリンタ200に転送される。プリンタ200では、転送されてきたデータを受け取って、各種ドットを形成する画素位置を決定した後、決定に従って印刷用紙上に各種ドットを形成することによって画像を印刷する。以下では、ドット個数を示すデータに基づいて各種ドットを形成する画素位置を決定する処理について説明する。

図27は、第3実施例の画素位置決定処理の流れを示したフローチャートである。かかる処理は、プリンタ200の制御回路260に内蔵されたCPUによって実行される。

第3実施例の画素位置決定処理を開始すると、先ず初めに、画素位置を決定しようとする画素群を選択し（ステップS800）、次いで、転送されてきたデータの中から、選択した画素群のデータを取得する（ステップS802）。ここでは、図25を用いて説明したように、ドット個数のデータはコード化された状態で転送されているものとする。そこで、コード化されたデータを、各種ドットのドット個数を示すデータに復号化する（ステップS804）。

データの復号化は、図25に示した変換テーブルを、コード番号の側から参照することによって行う。例えば、コード化されたデータが「163」であれば、変換テーブル中でコード番号「163」に対応付けられているドット個数から、大ドット7個、中ドット0個、小ドット1個とドット個数のデータに復号することができる。

25

こうして各種ドットのドット個数が得られたら、ディザマトリックスを参照することにより、各種ドットを形成する画素位置を決定する（ステップS806）。かかる処理について、図28を参照しながら説明する。

図28は、ある画素群について、各種ドットのドット個数が与えられたときに、ディザマトリックスを参照しながら、これらドットを形成する画素位置を決定する様子を示した説明図である。図中に示した太い実線の矩形は画素群を表している。画素群を区分する細い破線は、画素群が複数の画素から構成されていることを表している。また、画素中に示された数値は、ディザマトリックスの対応する位置に設定されている閾値を示している。尚、ディザマトリックスは、ドット個数を求めるために用いたマトリックスと同じマトリックスを使用するものとする。

10

今、この画素群に形成する各種ドットの個数が、大ドット1個、中ドット2個、小ドット1個であるものとして、初めに大ドットを形成する画素位置を決定する。前述したように、ディザマトリックスの閾値は、ドットの形成され易さを表していると考えることができるから、大ドットを1個だけ形成するとすれば、最も小さな閾値の設定された画素に形成されることになる。大ドットの画素位置を決定したら、続いて中ドットを形成する画素位置を決定する。中ドットは2個形成することになっており、また、最も小さな閾値の画素には既に大ドットが形成されているから、閾値が2番目に小さな画素と3番目に小さな画素の2つの画素に中ドットを形成すると判断する。中ドットに続いて小ドットの画素位置を決定する。小ドットは1個だけ形成することになっており、また、閾値の最も小さな画素から3番目に小さな画素までは、既に大ドットあるいは中ドットが形成されているから、4番目に閾値の小さな画素に小ドットを形成すると判断する。

15

20

図28は、こうして大ドット、中ドット、小ドットの順番で、ドットを形成する画素を決定している様子を表しており、図中で、細かい斜線が付された画素は大ドットを形成すると判断された画素を、中間の斜線が付された画素は中ドットを形成すると判断された画素を、粗い斜線が付された画素は小ドットを形成すると判断された画素を、それぞれ表している。図27のステップS806では、こ

25

のようにして、ディザマトリックスを参照しながら、各種ドットを形成する画素位置を決定する。

尚、以上の説明では、コード化されたデータを復号化する際に、各種ドットの
5 ドット個数のデータに復号化するものとして説明した。しかし、上述したように、
大ドット、中ドット、小ドットの順番で画素位置を決定することから、各種ドッ
トのドット個数ではなく、大ドットの個数、大ドットと中ドットの合計個数、大
ドットと中ドットと小ドットの合計個数に復号化することとしても良い。例えば、
図 2 8 に示した例では、{大ドット：1 個、中ドット：2 個、小ドット：1 個}
10 と復号化する代わりに、{大ドット：1 個、大ドット+中ドット：3 個、大ドッ
ト+中ドット+小ドット：4 個} と復号化するのである。

図 2 9 は、このような復号化を行うために参照される復号化テーブルを概念的
に表した説明図である。このように復号化しておけば、次のように画素位置を決
15 定する処理を迅速化することができる。例えば、中ドットの画素位置を決定する
場合について説明すると、大ドット+中ドットの個数は 3 個と復号化されている
ので、設定されている閾値が小さい方から 3 番目までの画素を選択する。そして、
既に他のドット（大ドット）が形成されている画素を除いて、選択した画素に中
ドットを形成すると判断することができる。こうすれば、既に他のドットを形成
20 すると判断した画素数を考慮することなく、画素位置を決定することができるの
で、処理の迅速化を図ることが可能となる。

以上のようにして、1つの画素群について、各種ドットを形成する画素位置を
決定したら（図 2 7 のステップ S 8 0 6）、コンピュータ 1 0 0 から供給された
25 全画素群のデータについて、画素位置を決定する処理を終了したか否かを判断す
る（ステップ S 8 0 8）。未処理の画素群が残っている場合は（ステップ S 8 0
8 : n o）、ステップ S 8 0 0 に戻って、新たな画素群について続く一連の処理
を繰り返す。こうして全ての画素群について画素位置を決定したと判断されたら

(ステップ S 8 0 8 : y e s)、図 2 7 に示す画素位置決定処理を抜けて、画像印刷処理に復帰した後、印刷用紙上に各種ドットを形成する。この結果、画像データに対応した画像が印刷されることになる。

- 5 プリンタ 2 0 0 がいわゆる多値プリンタである場合には、以上に説明した第 3 実施例の画像印刷処理を行うことにより、コンピュータ 1 0 0 からプリンタ 2 0 0 に各種ドットのドット個数を転送しながら画像を印刷することができる。こうすれば、画素毎にドット形成の有無を示すデータを供給するよりも、迅速に供給することができるので、たとえ、画素数の多い画像でも、迅速に画像を印刷する
- 10 ことが可能となる。

E. その他の変形例：

本発明には、上述した実施例の他にも、更に各種の変形例が存在する。以下では、これら変形例について簡単に説明する。

15

(1) 第 1 の変形例：

- 上述した各種の実施例の個数データ生成処理では、いわゆるディザ法を用いてドット形成の有無を判断している。しかし、画像データの階調値に応じて適切な密度となるようにドット個数を求めることができるのであれば、どのような手法
- 20 を使用することもできる。

- 例えば、図 3 0 に示した変形例の個数データ生成処理のように、画素群内の各画素の平均階調値を算出して、この平均階調値に基づいて、画素群内に形成するドット個数を一義的に求めることとしても良い。以下、図 3 0 のフローチャート
- 25 に従って簡単に説明する。

個数データ生成処理を開始すると、先ず初めに、所定の複数個の画素を画素群としてまとめて (ステップ S 9 0 0)、画素群内の各画素の平均階調値を算出し

(ステップS 9 0 2)、この平均階調値に基づいて画素群内に形成するドット個数を一義的に決定する。すなわち、図 3 1 に例示したように、画素群内に形成するドット個数を平均階調値に対応付けて予め定めておき、この対応関係に基づいて、画素群の平均階調値からドット個数を決定する。尚、図 3 1 では、ドット種類が 3 種類である場合について示しているが、ドット種類は 3 種類に限られるものではない。

次いで、こうして決定したドット個数を画素群毎に記憶した後（ステップS 9 0 6）、全画素についての処理が終了したか否かを判断する（ステップS 9 0 8）。そして、未処理の画素が残っていれば、ステップS 9 0 0 に戻って続く一連の処理を繰り返す。全ての画素の処理を終了したと判断されたら、記憶しておいたドット個数の図 2 9 を用いて説明した方法によってコード化した後、コード化したドット個数のデータをプリンタ 2 0 0 に向かって出力する（ステップS 9 1 0）。

プリンタ 2 0 0 では、コンピュータ 1 0 0 から出力されたドット個数のデータを受け取った後、前述した画素位置決定処理を行って画像を印刷する。こうすれば、画素群毎のドット個数のデータを簡便に求めることができるので、ドット個数のデータを迅速に出力することができ、延いては、更に迅速に画像を印刷することが可能となる。

20

(2) 第 2 の変形例：

以上に説明した各種実施例の個数データ生成処理では、初めに、複数の画素を画素群としてまとめた後、画素群内に形成するドット個数を決定している。しかし、初めに、画素毎のドット形成の有無を判断し、その後に、複数の画素を画素群としてまとめることとしても良い。

25

例えば、図 3 2 に示した変形例では、初めに、画像データにいわゆる誤差拡散法を適用して、全ての画素についてドット形成の有無を判断する（ステップS 9

5 0)。その後、所定の複数個の画素を画素群としてまとめ（ステップ S 9 5 2）、形成するドット個数を画素群毎に数えて記憶する（ステップ S 9 5 4）。

5 こうして1つの画素群についてドット個数を記憶したら、全ての画素についての処理を終了したか否かを判断し（ステップ S 9 5 6）、未処理の画素が残っている場合は、ステップ S 9 0 0に戻って続く一連の処理を繰り返す。全ての画素についての処理を終了したと判断されたら、画素群毎に記憶しておいたドット個数をプリンタ 2 0 0に向かって出力する（ステップ S 9 5 8）。

10 プリンタ 2 0 0では、こうしてコンピュータ 1 0 0からドット個数のデータを受け取ると、前述した画素位置決定処理を行って、ドットを形成する画素位置を画素群毎に決定する。尚、図 3 2に示す変形例では誤差拡散法に基づいてドット個数を求めているが、このような場合でも、前述したようにディザマトリックスを参照しながら画素位置を決定することができる。

15

また、一般に、誤差拡散法を用いてドット形成の有無を判断した場合、ドットの形成密度が低い領域でノイズの少ない良好な画質が得られることが知られている。このことから、例えば、ドットが1つも形成されない多くの画素群の中に、ドットの形成される画素群がまばらに分布しているようなドット密度の低い画像
20 を印刷する場合、画素群のドット個数を誤差拡散法に基づいて求めてやれば、ドットを適切に分布させて、高画質な画像を得ることが可能となる。

（3）第3の変形例：

25 以上に説明した各種実施例では、ディザマトリックスに基づいて画素位置を決定するものとして説明した。前述した序列マトリックスを参照しながら画素位置を決定する場合は、直接にはディザマトリックスを参照しているわけではないが、序列マトリックスはディザマトリックスに基づいて生成されていることから、間接的には、ディザマトリックスに基づいて画素位置を決定している考えることが

できる。しかし、画素群毎に、異なる序列を用いて画素位置を決定することができれば、必ずしもディザマトリックスに基づいて決定する必要はない。

例えば、図 3 3 に示したように、複数の序列を記憶しておき、この中から画素
5 毎に適当な序列を選択して画素位置を決定することとしても良い。以下、図 3 3 のフローチャートに従って簡単に説明する。

プリンタ 2 0 0 の制御回路 2 6 0 に内蔵された C P U は、変形例の画素位置決定処理を開始すると先ず初めに、画素位置を決定しようとする画素群を選択して、
10 この画素群のドット個数のデータを取得する（ステップ S 9 7 0）。次いで、予め記憶しておいた複数の序列の中から、任意の序列を 1 つ選択する（ステップ S 9 7 2）。制御回路 2 6 0 の R O M には、画素群内の各画素について複数通りの序列が予め記憶されている。図 3 4 は、R O M に記憶されている複数通りの序列を模式的に示した説明図である。ステップ S 9 7 2 では、これら序列の中から序
15 列を 1 つ選択する。

そして、選択した序列を参照しながら、画素群内にドットを形成する画素位置を決定する（ステップ S 9 7 4）。こうして 1 つの画素群について画素位置を決定したら、全ての画素群についての処理を終了したか否かを判断し（ステップ S
20 9 7 6）、未処理の画素群が残っていれば、ステップ S 9 7 0 に戻って続く一連の処理を行って、画素位置を決定する。そして、全ての画素群についての処理を終了するまで、上述した処理を繰り返す。

この様にしても、画素群毎のドット個数のデータから、ドットを形成する画素
25 位置を決定することができる。また、画素位置を決定するために参照する序列は、ほとんどの場合、画素群毎に異なる序列が選択されるので、同じパターンでドットが形成されて画質が悪化するおそれもない。

以上、各種の実施例について説明してきたが、本発明は上記すべての実施例に限られるものではなく、その要旨を逸脱しない範囲において種々の態様で実施することができる。例えば、上述の機能を実現するソフトウェアプログラム（アプリケーションプログラム）を、通信回線を介してコンピュータシステムのメイン
5 メモリまたは外部記憶装置に供給し実行するものであってもよい。もちろん、C D-R O Mやフレキシブルディスクに記憶されたソフトウェアプログラムを読み込んで実行するものであっても構わない。

また、以上の実施例では、印刷用紙上にドットを形成して画像を印刷するプリンタに本発明を適用した場合について説明したが、本発明の適用範囲はプリンタ
10 に限られるものではなく、例えば、液晶表示画面上で輝点を適切な密度で分散させることにより、階調が連続的に変化する画像を表現する液晶表示装置などにも、本発明を好適に適用することができる。

請求の範囲

1. 画像データに所定の画像処理を施す画像処理装置と、該画像処理の結果に基づいてドットを形成することにより画像を出力する画像出力装置と、を備

5 える画像出力制御システムであって、

前記画像処理装置は、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する画素群生成手段と、

10 前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する形成個数決定手段と、

前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力する個数データ出力手段と

を備えており、

15 前記画像出力装置は、

前記各画素群についてのドット個数のデータを受け取る個数データ受取手段と、

前記画素群内でドットが形成される画素の序列を、前記画素群毎に特定する序列特定手段と、

20 前記ドット個数のデータと前記特定した序列とに基づいて、前記画素群内でドットが形成される画素位置を該画素群毎に決定する画素位置決定手段と、

前記決定した画素位置に基づいてドットを形成するドット形成手段とを備えた画像出力制御システム。

25 2. 請求項1記載の画像出力制御システムであって、

前記画像処理装置は、更に

前記画像データを構成する各画素から、該画素と同じ画像データを有する複数の画素を生成することにより、画素数を増加させる画素数増加手段を備え、

前記画素群生成手段は、同じ画素から生成された複数の画素をまとめて画素群とする手段である

画像出力制御システム。

- 5 3. 請求項 1 記載の画像出力制御システムであって、
前記序列特定手段は、あらかじめ用意した複数種類の序列から、前記画素群毎に一の序列を選択することにより、該序列を特定する手段である
画像出力制御システム。

- 10 4. 請求項 1 記載の画像出力制御システムであって、
前記形成個数決定手段は、
前記画素群を代表する前記画像データを、該画素群内に形成されるドット個数に変換するための対応関係を複数記憶している対応関係記憶手段と、
前記複数の対応関係の中から画素群毎に 1 の対応関係を選択する対応関係選
15 択手段と
を備えるとともに、
前記画素群を代表する前記画像データと前記選択した対応関係とに基づいて、該画素群内に形成されるドットの個数を決定する手段である
画像出力制御システム。

- 20 5. 請求項 4 記載の画像出力制御システムであって、
前記対応関係記憶手段は、前記複数の対応関係として、前記画素群内の画素数に相当する複数個の閾値によって構成された閾値列を、複数記憶している手段であり、

- 25 前記対応関係選択手段は、前記複数の閾値列の中から 1 の閾値列を選択する手段であり、

前記形成個数決定手段は、前記選択した閾値列の中で前記画素群の画像データより小さな閾値の個数を、該画素群内に形成されるドットの個数として決定する

手段である画像出力制御システム。

6. 請求項 5 記載の画像出力制御システムであって、

前記対応関係記憶手段は、前記閾値列に含まれる前記複数個の閾値を、該閾値
5 列の中での大きさの順番を示す情報とともに記憶している手段であり、

前記形成個数決定手段は、前記大きさの順番を考慮しながら前記画素群の画像
データと前記閾値とを比較することにより、該画素群内に形成されるドットの個
数を決定する手段である画像出力制御システム。

10 7. 請求項 6 記載の画像出力制御システムであって、

前記対応関係記憶手段は、前記閾値列に含まれる前記複数個の閾値を、該閾値
が大きさの順に並んだ状態で記憶することにより、前記大きさの順番を示す情報
を記憶している手段である画像出力制御システム。

15 8. 請求項 6 または請求項 7 記載の画像出力制御システムであって、

前記形成個数決定手段は、前記画素群の画像データが所定の第 1 の閾値より大
きい場合には、該画像データを、前記選択した閾値列の中の大きな閾値から比較
することにより、前記ドットの個数を決定する手段である画像出力制御システム。

20 9. 請求項 6 または請求項 7 記載の画像出力制御システムであって、

前記形成個数決定手段は、前記画素群の画像データが所定の第 2 の閾値より小
さい場合には、該画像データを、前記選択した閾値列の中の小さな閾値から比較
することにより、前記ドットの個数を決定する手段である画像出力制御システム。

25 10. 請求項 6 記載の画像出力制御システムであって、

前記形成個数決定手段は、前記画素群の画像データを、直前に決定したドット
個数に基づいて選択した順番の閾値から比較することにより、該画素群内に形成
されるドットの個数を決定する手段である画像出力制御システム。

1 1. 請求項 5 記載の画像出力制御システムであって、

前記対応関係記憶手段は、複数の前記閾値列が所定の順序で二次元的に配列された簡易ディザマトリックスの形態で、前記複数の対応関係を記憶している手段
5 であり、

前記対応関係選択手段は、前記簡易ディザマトリックスに記憶された複数の閾値列の中から、前記画像中での前記画素群の位置に対応して 1 の閾値列を選択する手段であり、

前記形成個数決定手段は、前記画素群にまとめられた画素の画像データと、前
10 記選択した閾値列を構成する各閾値との大小関係に基づいて、該画素群内に形成されるドットの個数を決定する手段である画像出力制御システム。

1 2. 請求項 1 1 記載の画像出力制御システムであって、

前記序列記憶手段は、前記画素群内で各画素にドットが形成される前記序列を、
15 所定の順序で二次元的に配列された序列マトリックスの形態で、前記複数記憶している手段であり、

前記簡易ディザマトリックスと前記序列マトリックスとは、行方向および列方向の画素数で評価した大きさが、同じマトリックスである画像出力制御システム。

20 1 3. 請求項 1 1 記載の画像出力制御システムであって、

前記対応関係記憶手段は、前記簡易ディザマトリックスとして、二次元的に配列された画素の各々に閾値を対応付けたディザマトリックスを複数の前記画素群に分割し、該画素群内の各画素の閾値から構成された複数の前記閾値列が、該画素群の並びで配列されたマトリックスを記憶している手段であり、

25 前記序列記憶手段は、

前記ディザマトリックスを前記複数の画素群に分割し、該画素群内の各画素に対応付けられた閾値の大小関係に基づいて画素群毎に決定された画素の序列が、該画素群の並びで配列されたマトリックスの形態で、前記複数の序列を記憶

している手段であり、

前記序列選択手段は、前記マトリックスの形態で記憶されている前記複数の序列の中から、前記画像中での前記画素群の位置に対応して1の序列を選択する手段である画像出力制御システム。

5

14. 請求項1記載の画像出力制御システムであって、
前記形成個数決定手段は、

二次元的に配列された画素の各々に閾値を対応付けたディザマトリックスを記憶しているディザマトリックス記憶手段を備えるとともに、

10 前記画素群内の各画素について、該画素群を代表する画像データと、前記ディザマトリックス上の対応する位置に記憶されている前記閾値とを比較することによって、該画素群のドット個数を決定する手段であり、

前記序列特定手段は、前記画素群毎に特定する序列として、前記ディザマトリックス上で前記画素群に対応する位置に記憶されている複数の閾値の集まりを特定する手段であり、

15 前記画素位置決定手段は、前記ドット個数のデータと該特定した複数の閾値の集まりとに基づいて、前記画素位置を決定する手段である

画像出力制御システム。

20 15. ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理装置であって、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する画素群生成手段と、

25 前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する形成個数決定手段と、

前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力する

個数データ出力手段と
を備えた画像処理装置。

16. 請求項15記載の画像処理装置であって、更に
- 5 前記画像データを構成する各画素から、該画素と同じ画像データを有する複数の画素を生成することにより、画素数を増加させる画素数増加手段を備え、
前記画素群生成手段は、同じ画素から生成された複数の画素をまとめて画素群とする手段である
画像処理装置。

10

17. 請求項15記載の画像処理装置であって、
前記形成個数決定手段は、
画素群を代表する前記画像データを、該画素群内に形成されるドット個数に変換するための対応関係を複数記憶している対応関係記憶手段と、
- 15 前記複数の対応関係の中から画素群毎に1の対応関係を選択する対応関係選択手段と
を備えるとともに、
前記画素群を代表する前記画像データと前記選択した対応関係とに基づいて、該画素群内に形成されるドットの個数を決定する手段である
20 画像処理装置。

18. 画像データに所定の画像処理を施して、得られた結果に基づきドットを形成することによって、画像を出力する画像出力制御方法であって、
前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する第1の
- 25 工程と、
前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する第2の工程と、

前記画素群内でドットが形成される画素の序列を、前記画素群毎に特定する第3の工程と、

前記ドット個数のデータと前記特定した序列とに基づいて、前記画素群内でドットが形成される画素位置を該画素群毎に決定する第4の工程と、

- 5 前記決定した画素位置に基づいてドットを形成する第5の工程と
を備える画像出力制御方法。

19. 請求項18記載の画像出力制御方法であって、

- 前記第1の工程は、前記画像データを構成する各画素から、該画素と同じ画像
10 データを有する複数の画素を生成することにより、画素数を増加させる前工程を
備える画像出力制御方法。

20. 請求項18記載の画像出力制御方法であって、

前記第2の工程は、

- 15 前記画素群を代表する前記画像データを、該画素群内に形成されるドットの
個数に変換するための対応関係を複数記憶しておく工程と、

前記複数の対応関係の中から画素群毎に1の対応関係を選択する工程と
を備えるとともに、

- 前記画素群を代表する前記画像データと前記選択した対応関係とに基づい
20 て、該画素群内に形成されるドットの個数を決定する工程である
画像出力制御方法。

21. ドットを形成して画像を出力する画像出力装置が該ドットの形成を
制御するために用いる制御データを、該画像を表す画像データに所定の画像処理
25 を施して生成する画像処理方法であって、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する工程
(A) と、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表さ

せ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する工程（B）と、

前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力する工程（C）と

5 を備える画像処理方法。

22. 請求項21記載の画像処理方法であって、

前記工程（A）は

前記画像データを構成する各画素から、該画素と同じ画像データを有する複
10 数の画素を生成することにより、画素数を増加させる工程と、

同じ画素から生成された複数の画素をまとめて画素群とする工程と
を備える画像処理方法。

23. コンピュータにより実行され、画像データに所定の画像処理を施し
15 て、得られた結果に基づきドットを形成することによって画像を出力するための
プログラムであって、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する第1の
機能と、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表さ
20 せ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を
決定する第2の機能と、

前記画素群内でドットが形成される画素の序列を、前記画素群毎に特定する第
3の機能と、

前記ドット個数のデータと前記特定した序列とに基づいて、前記画素群内でド
25 ットが形成される画素位置を該画素群毎に決定する第4の機能と、

前記決定した画素位置に基づいてドットを形成する第5の機能と
を実現するプログラム。

24. 請求項23記載のプログラムであって、

前記第1の機能は、前記画像データを構成する各画素から、該画素と同じ画像データを有する複数の画素を生成することにより、画素数を増加させる機能を備えるプログラム。

5

25. 請求項23記載のプログラムであって、

前記第2の機能は、

前記画素群を代表する前記画像データを、該画素群内に形成されるドットの個数に変換するための対応関係を複数記憶しておく機能と、

10 前記複数の対応関係の中から画素群毎に1の対応関係を選択する機能とを備えるとともに、

前記画素群を代表する前記画像データと前記選択した対応関係とに基づいて、該画素群内に形成されるドットの個数を決定する機能であるプログラム。

15

26 コンピュータによって実行され、ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成するためのプログラムであって、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成する機能
20 (A) と、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する機能(B) と、

前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力する
25 機能(C) と
を実現するプログラム。

27. 請求項26記載のプログラムであって、

前記機能（A）は

前記画像データを構成する各画素から、該画素と同じ画像データを有する複数の画素を生成することにより、画素数を増加させる機能と、

同じ画素から生成された複数の画素をまとめて画素群とする機能と

5 を備えるプログラム。

28. 画像データに所定の画像処理を施す画像処理装置と、該画像処理の結果に基づいてドットを形成することにより画像を出力する画像出力装置と、を備える画像出力制御システムであって、

10 前記画像処理装置は、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成するジェネレータと、

前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数

15 を決定する個数決定器と、

前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力するデータトランスミッタと

を備えており、

前記画像出力装置は、

20 前記各画素群についてのドット個数のデータを受け取るデータレシーバと、

前記画素群内でドットが形成される画素の序列を、前記画素群毎に選択するセレクトと、

前記ドット個数のデータと前記特定した序列とに基づいて、前記画素群内でドットが形成される画素位置を該画素群毎に決定する演算器と、

25 前記決定した画素位置に基づいてドットを形成するドット形成器と
を備えた画像出力制御システム。

29. ドットを形成して画像を出力する画像出力装置が該ドットの形成を

制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理装置であって、

前記画像を構成する複数の画素を複数個ずつまとめて画素群を生成するジェネレータと、

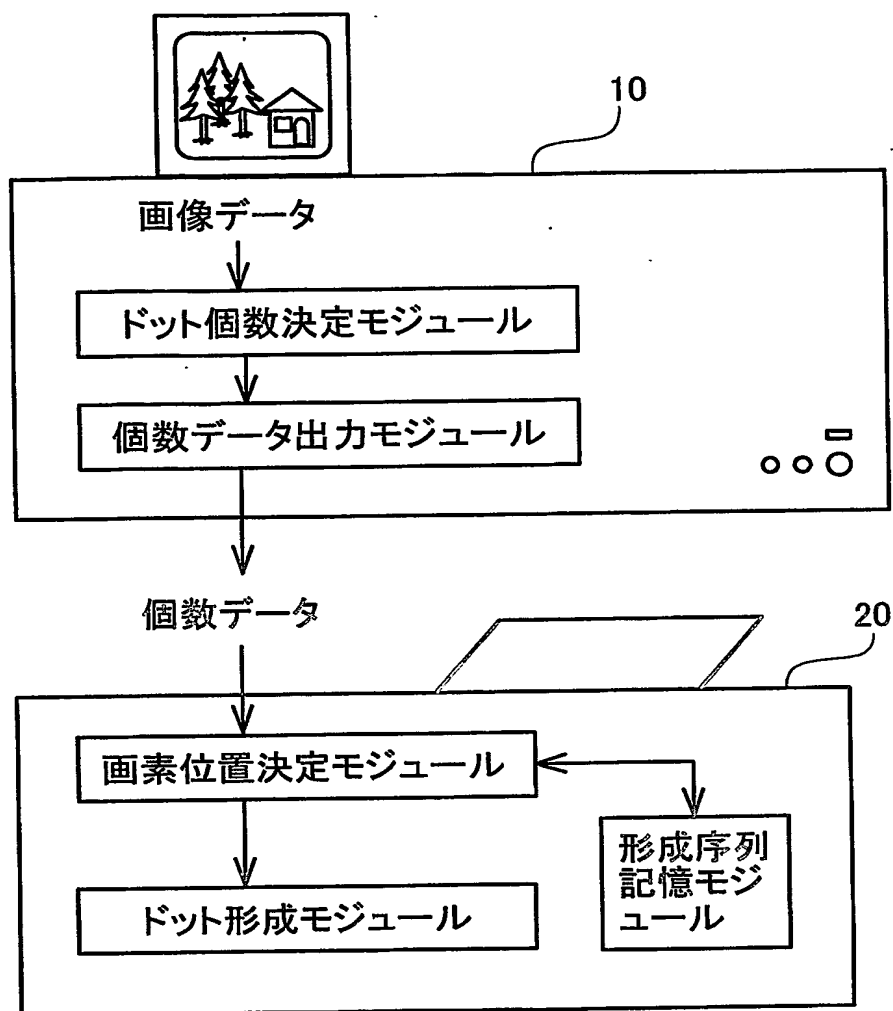
- 5 前記画素群内の各画素の画像データを、特定の画像データにより一律に代表させ、該代表する画像データに基づいて、該画素群内に形成されるドットの個数を決定する個数決定器と、

前記画素群毎に決定したドット個数のデータを、前記画像出力装置に出力するデータトランスミッタと

- 10 を備えた画像処理装置。

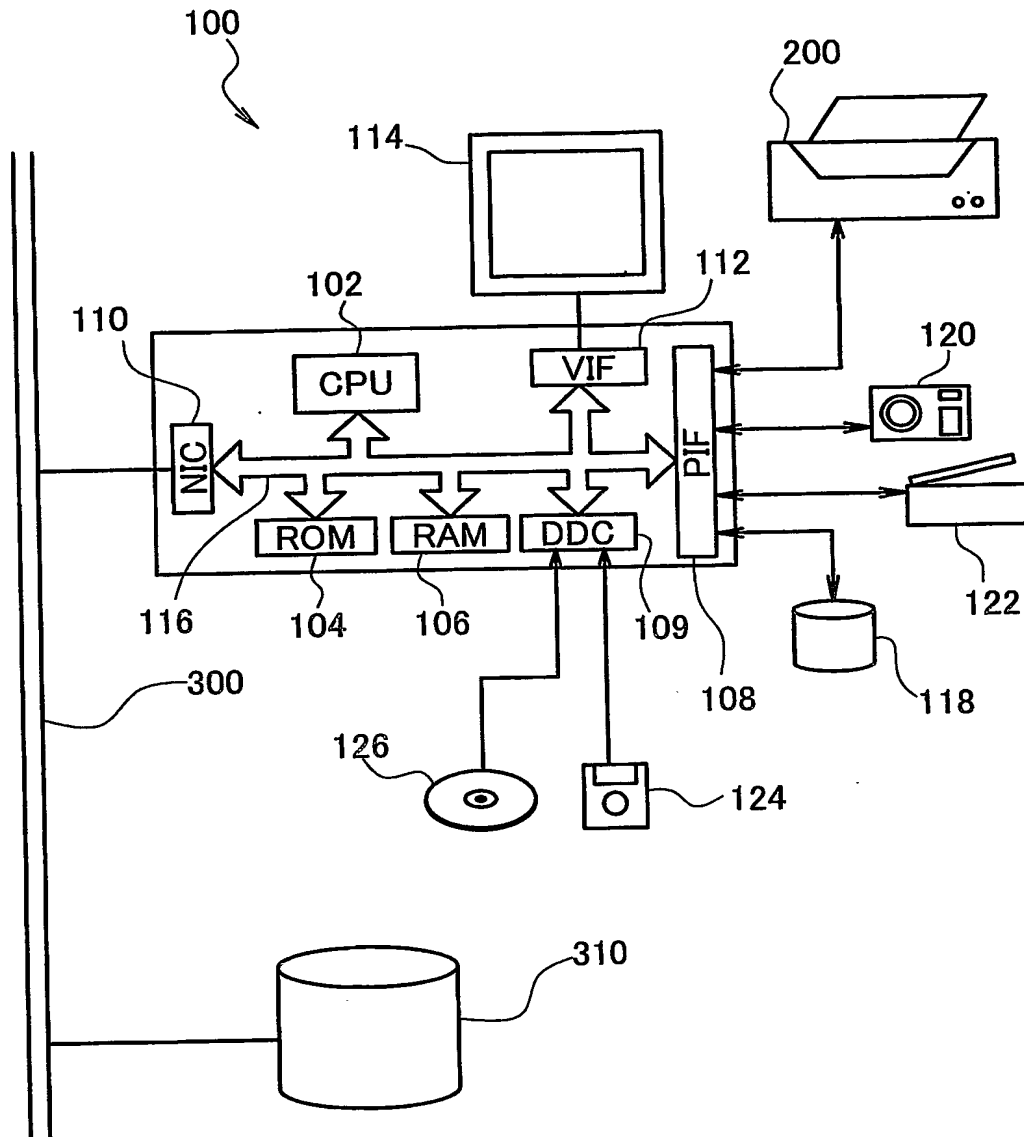
1/34

図 1



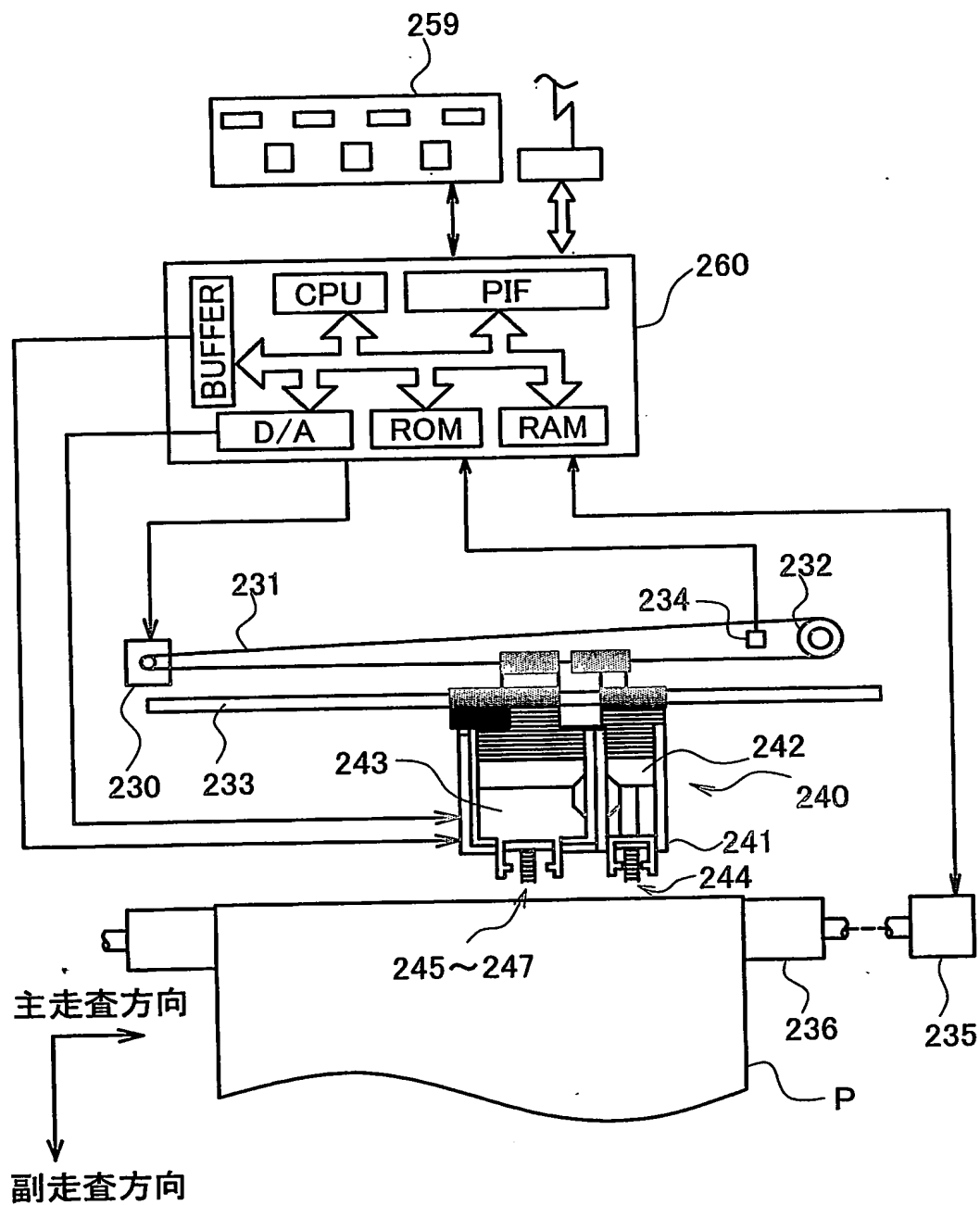
2/34

図 2



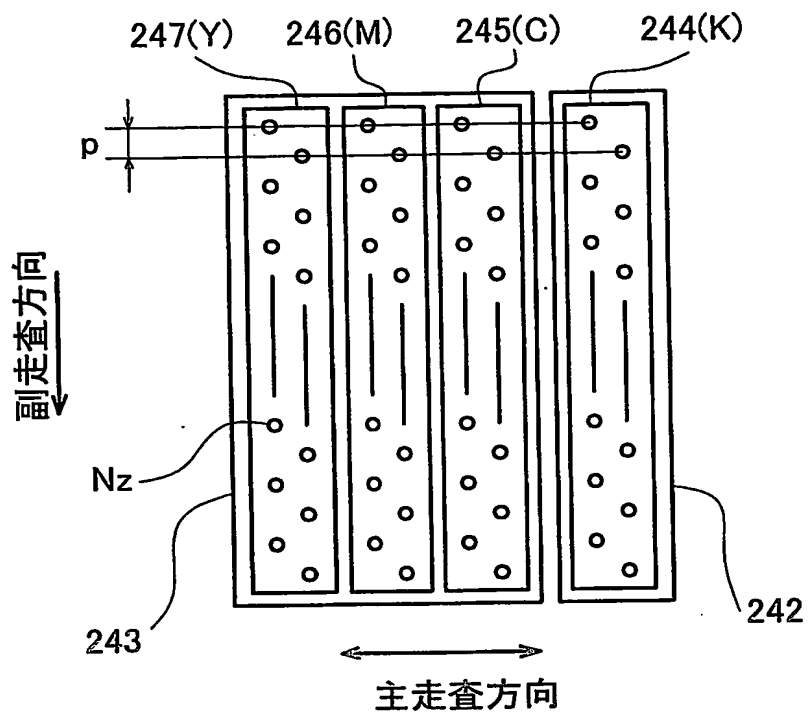
3/34

图 3



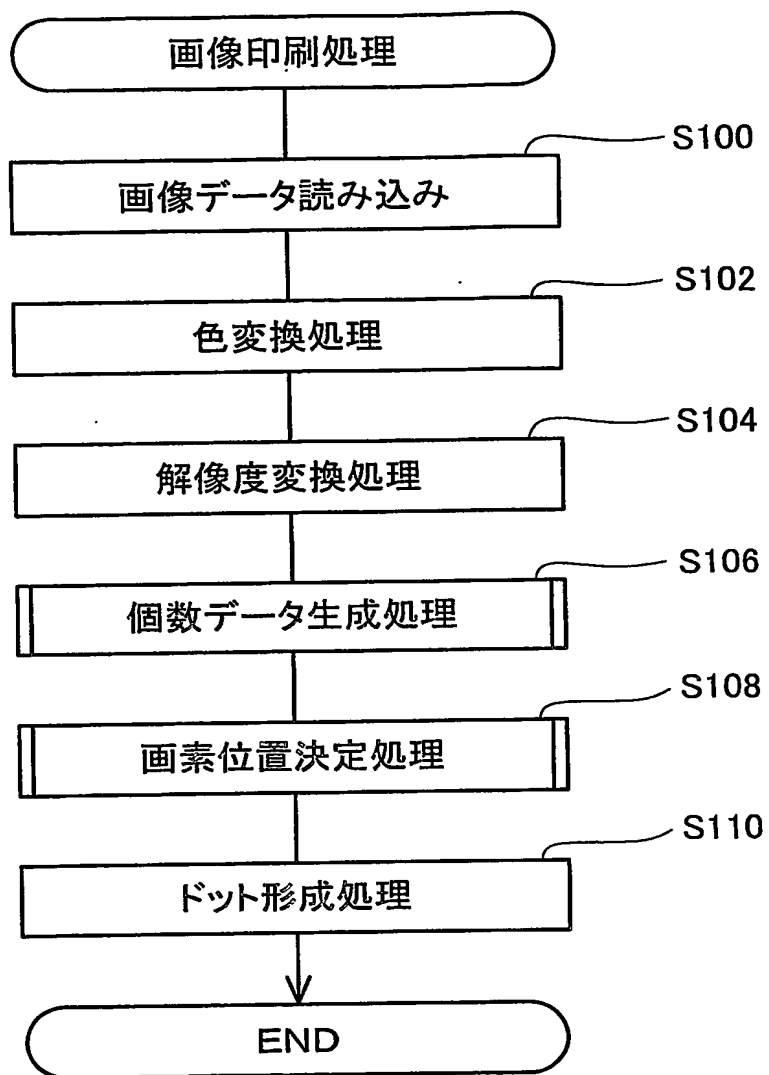
4/34

图 4



5/34

図 5



6/34

图 6(a)

97	102	104
94	99	101
92	96	99

図 6(b)

[illegible]

7/34

図 7

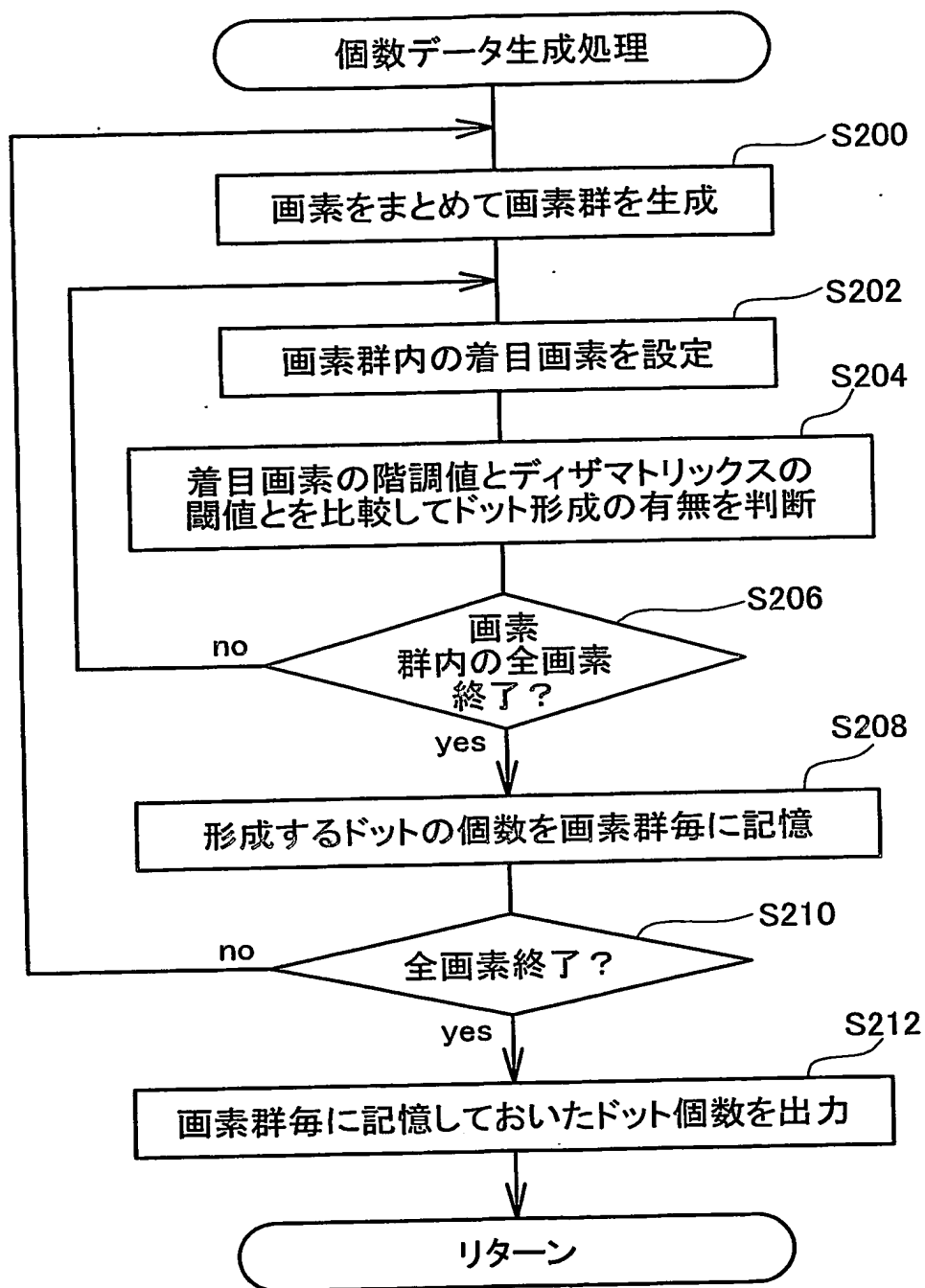
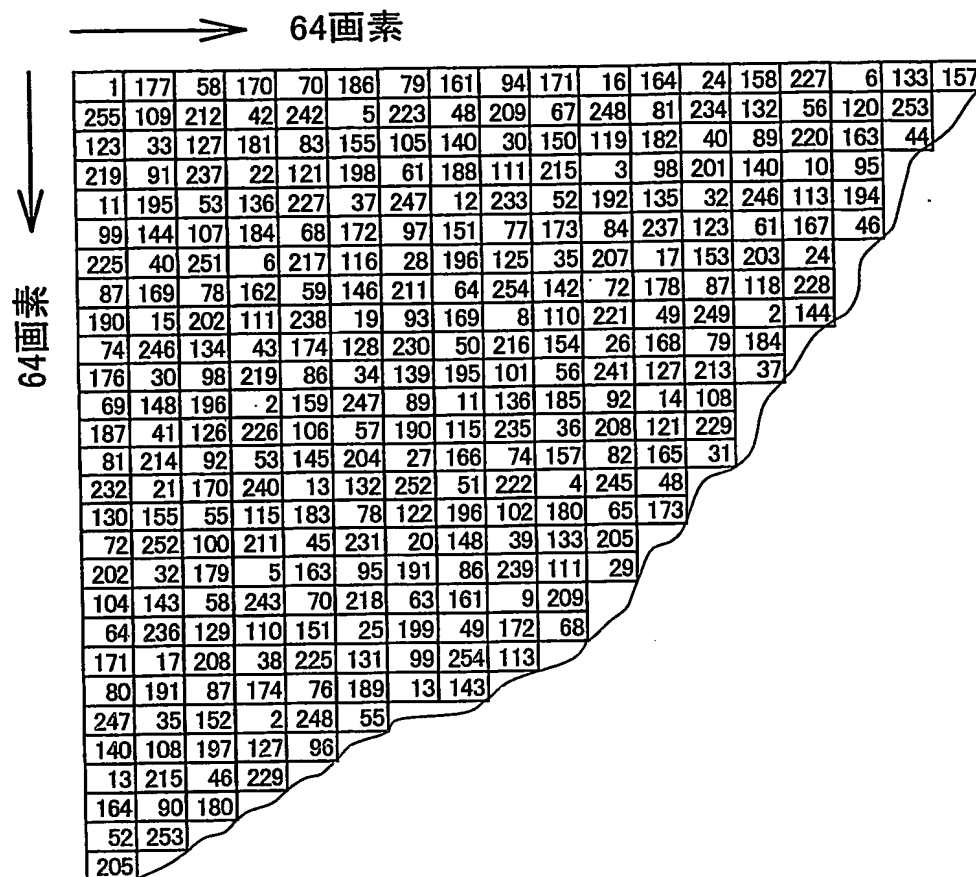
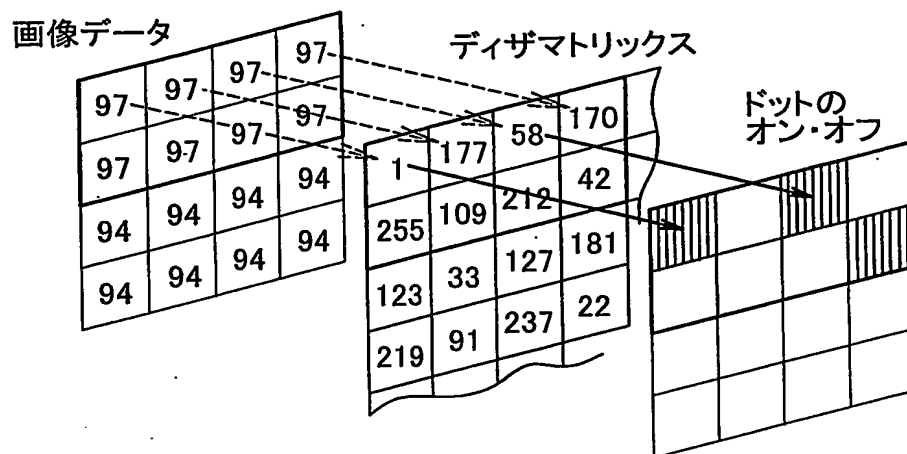


图 8



9/34

図 9

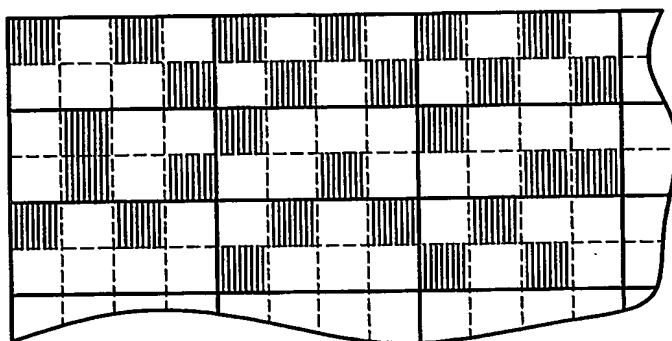


10/34

図 10(a)

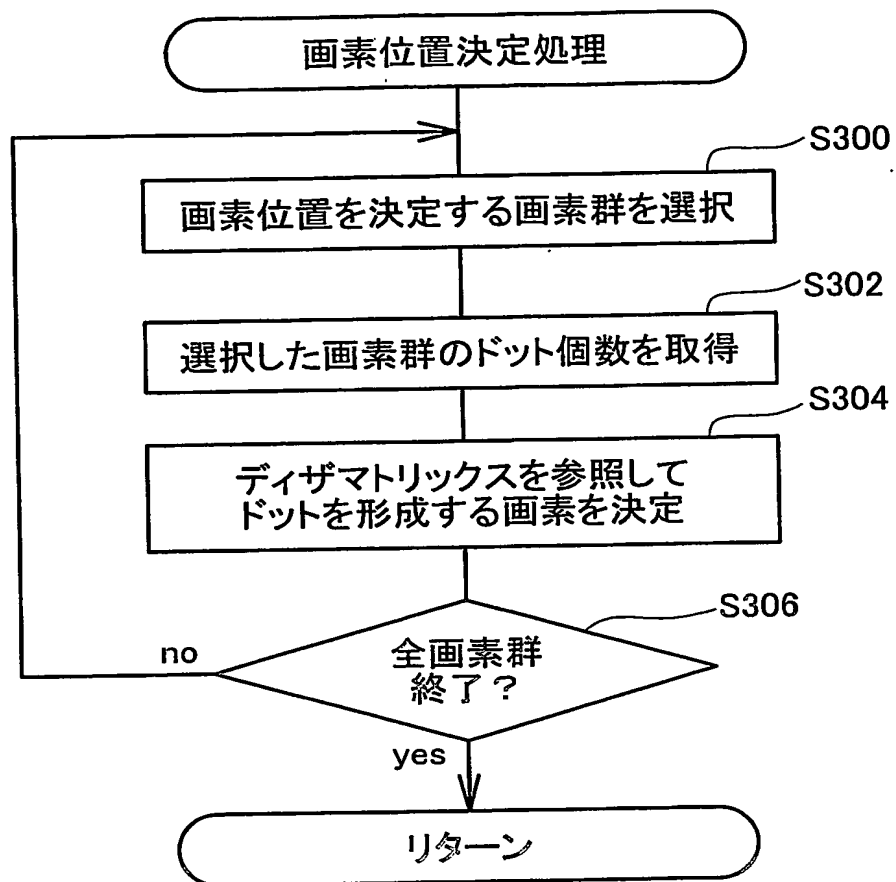
3	4	4	
3	2	3	
2	3	3	

図 10(b)



11/34

図 11



13/34

図 13(a)

255,212,177,170, 109, 58, 42, 1	242,223,186,161, 79,70,48,5	248,209,171,164, 94,81,67,16
237,219,181,127, 123,91,33,22	198,188,155,140, 121,105,83,61	215,182,150,119, 111,98,30,3
195,184,144,136, 107,99,53,11	247,227,172,151, 97,68,37,12	237,233,192,173, 135,84,77,52

図 13(b)

255,212,177,170, 109, <u>58, 42, 1</u>	242,223,186,161, <u>79, 70, 48, 5</u>	248,209,171,164, <u>94, 81, 67, 16</u>
237,219,181,127, 123, <u>91, 33, 22</u>	198,188,155,140, 121,105, <u>83, 61</u>	215,182,150,119, 111, <u>98, 30, 3</u>
195,184,144,136, 107, <u>99, 53, 11</u>	247,227,172,151, 97, <u>68, 37, 12</u>	237,233,192,173, 135, <u>84, 77, 52</u>

図 13(c)

3	4	4
3	2	3
2	3	3

14/34

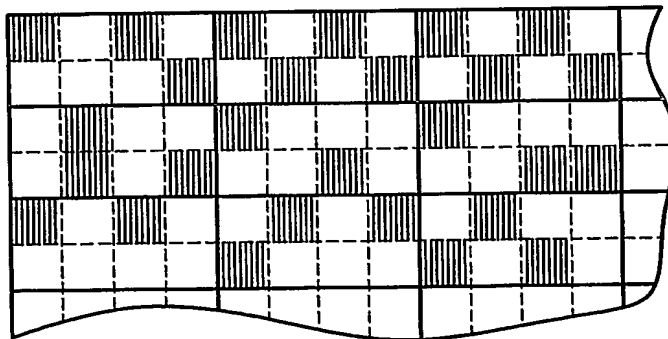
図 14(a)

1	6	3	5	3	6	4	5	4	6	1	5
8	4	7	2	8	1	7	2	7	2	8	3
4	2	5	6	2	6	3	5	2	6	5	7
7	3	8	1	4	8	1	7	4	8	1	3
1	8	2	5	7	2	8	1	7	1	6	4
3	6	4	7	3	6	4	5	2	5	3	8

図 14(b)

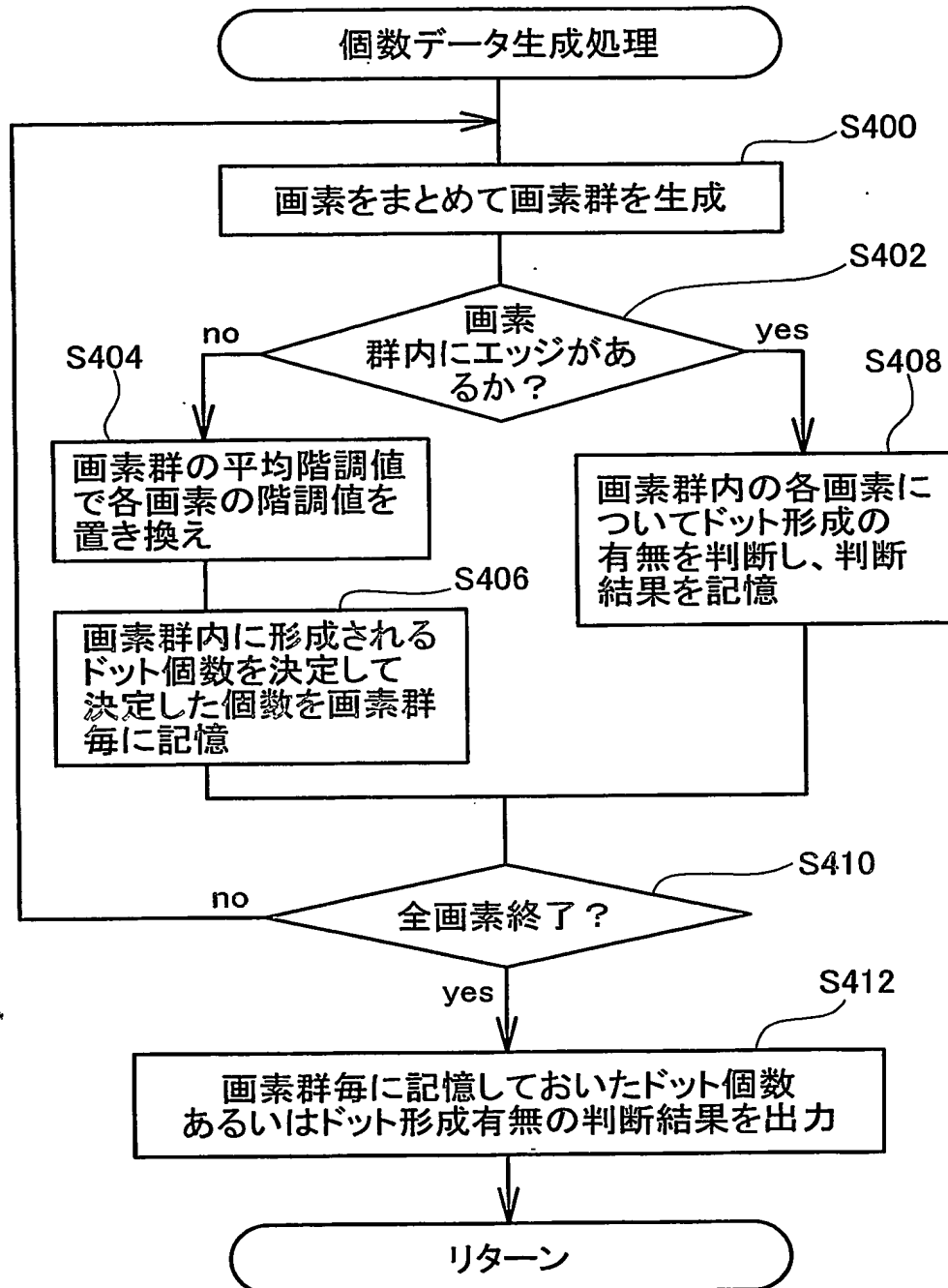
1	6	3	5	3	6	4	5
8	4	7	2	8	1	7	2

図 14(c)



15/34

図 15



16/34

図 16(a)

97	100	97	99	102	104	101	103
98	99	100	98	103	102	104	101
94	96	95	93	99	102	129	130
93	95	94	94	101	100	132	131

図 16(b)

99	103
94	99 102 129 130
	101 100 132 131

17/34

図 17(a)

4bitデータ

 (0~8)

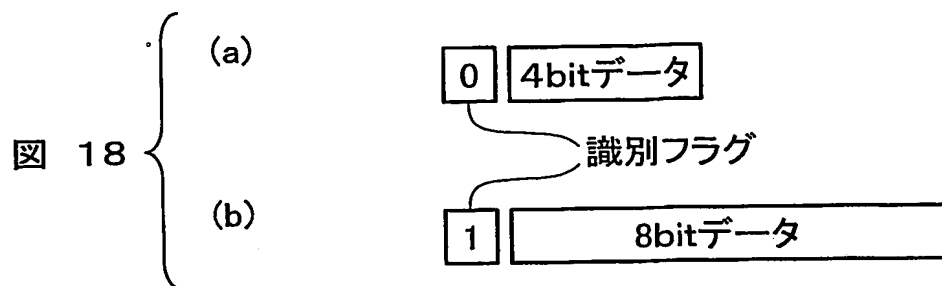
図 17(b)

1	0	0	1	8bitデータ
---	---	---	---	---------

図 17(c)

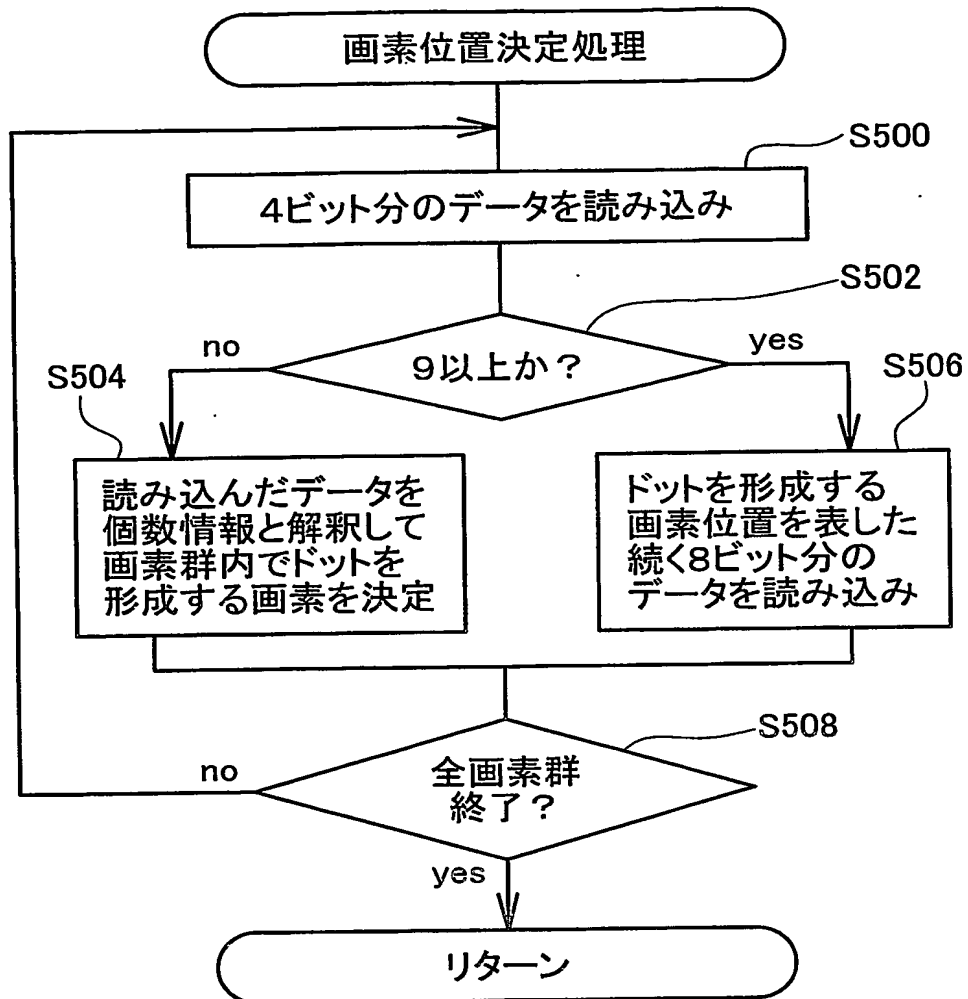
①	②	③	④
⑤	⑥	⑦	⑧

18/34



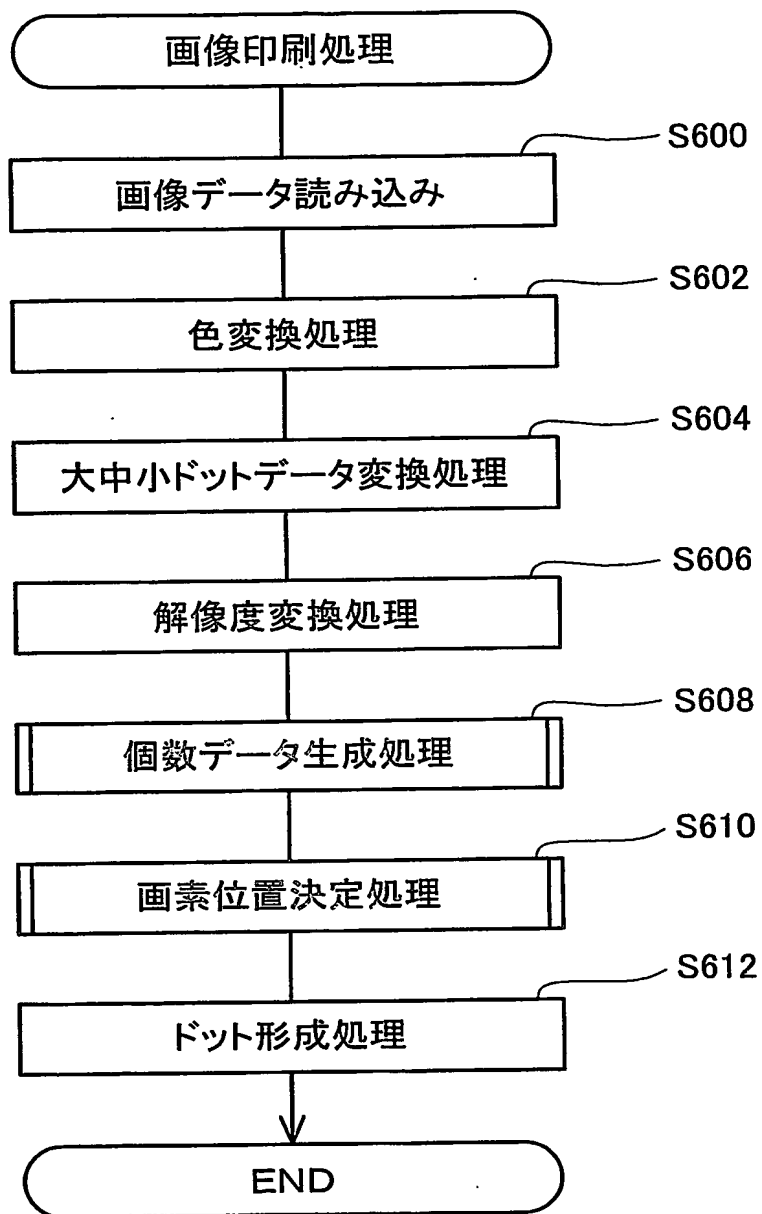
19/34

図 19



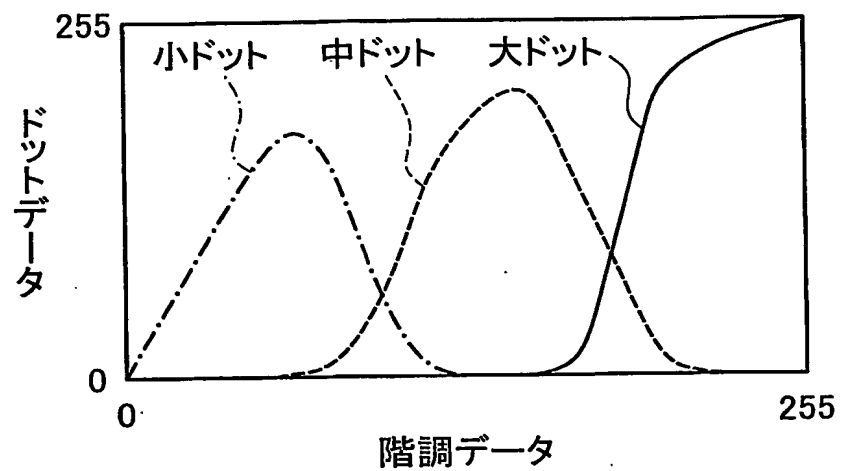
20/34

図 20



21/34

図 21



22/34

図 22(a)

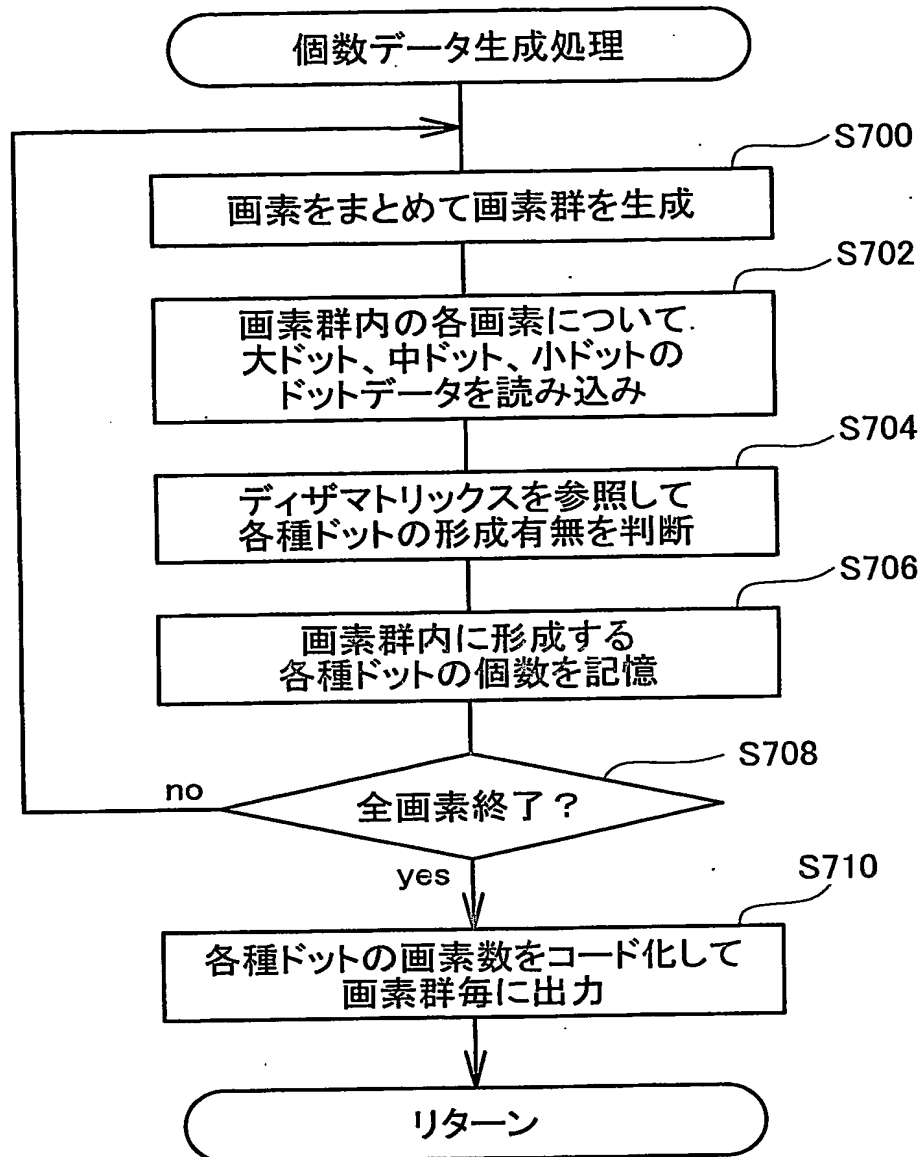
Data(L,M,S) =(2,90,32)	(0,90,40)	(0,85,50)	
(0,92,28)	(5,80,32)	(10,50,32)	
(5,85,52)	(15,60,43)	(20,70,32)	

図 22(b)

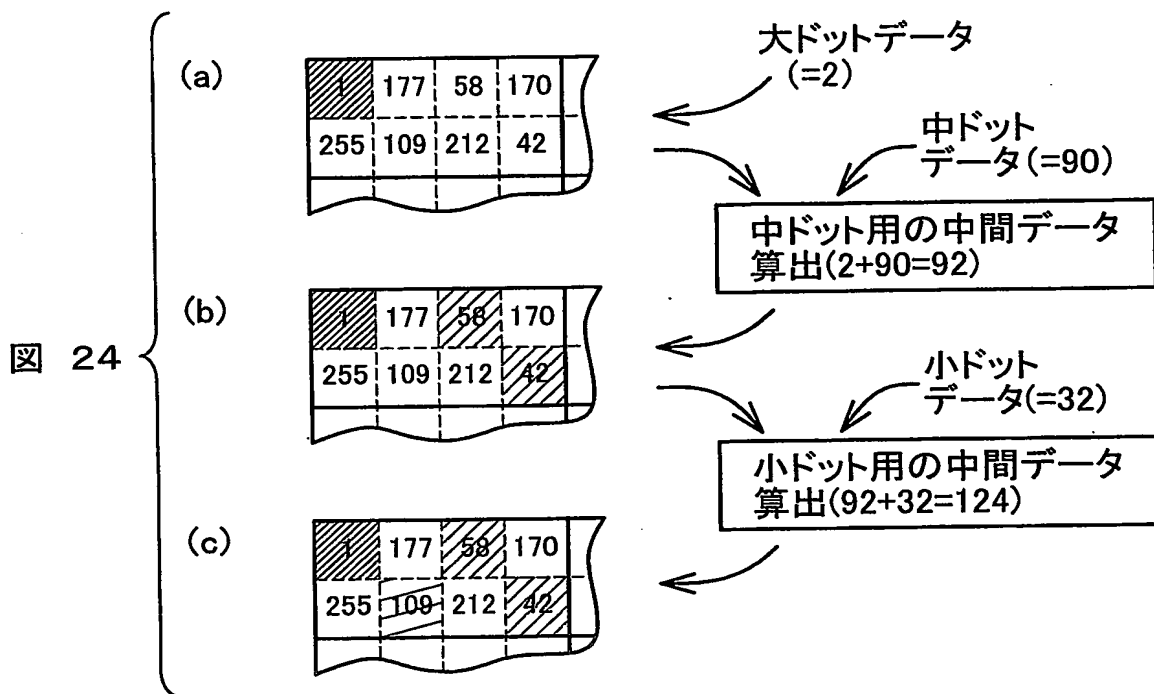
Dot(L,M,S) =(1,2,1)	(0,4,0)	(0,3,1)	
(0,3,0)	(0,2,1)	(1,1,0)	
(0,2,3)	(1,2,1)	(0,3,0)	

23/34

図 23



24/34

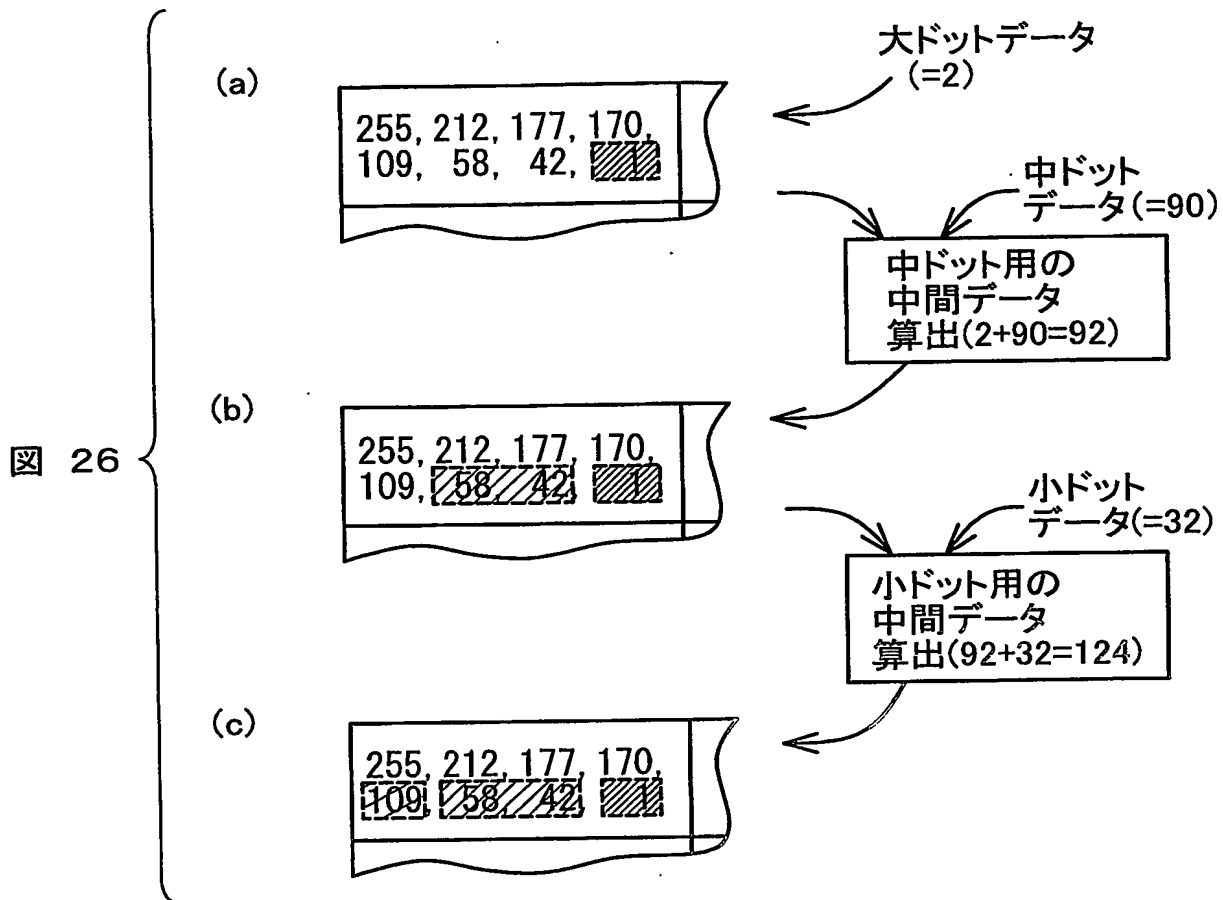


25/34

図 25

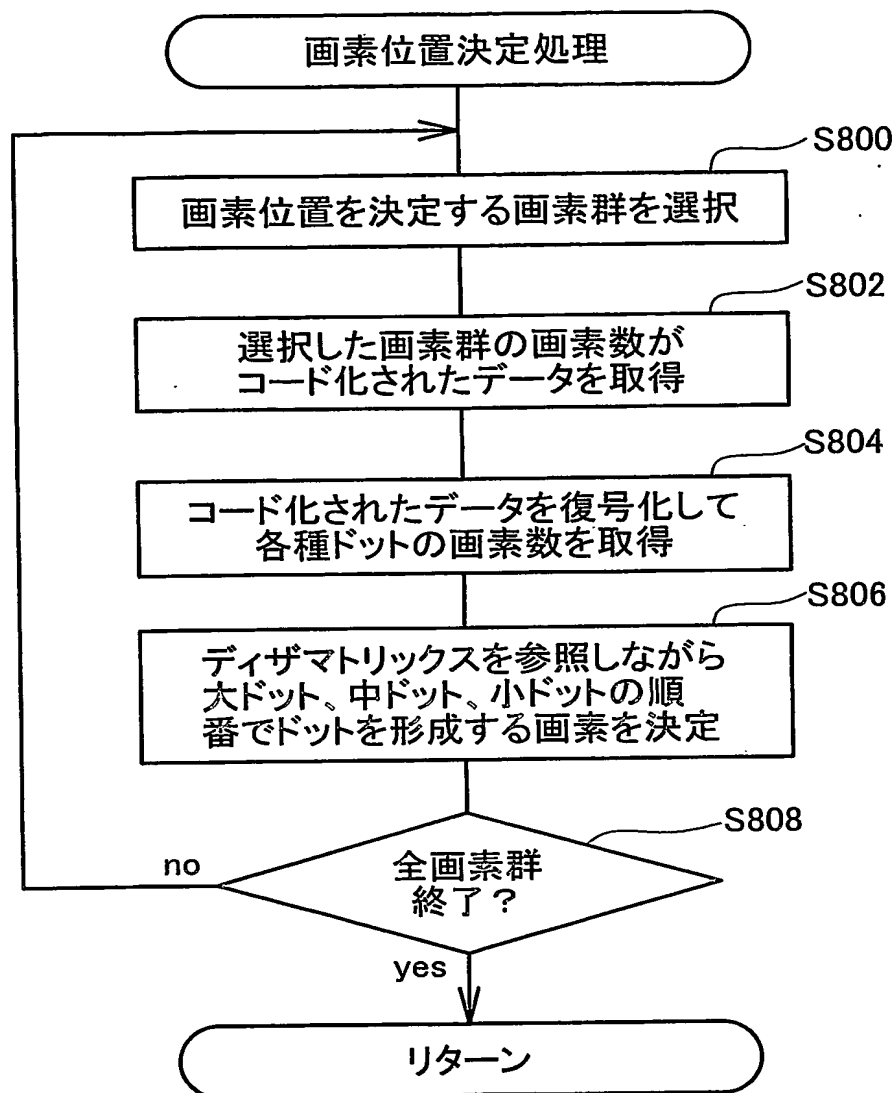
ドット個数			コード番号
小	中	大	
0	0	0	0
1	0	0	1
2	0	0	2
3	0	0	3
0	2	6	161
0	0	7	162
1	0	7	163
0	1	7	164
0	0	8	165

26/34



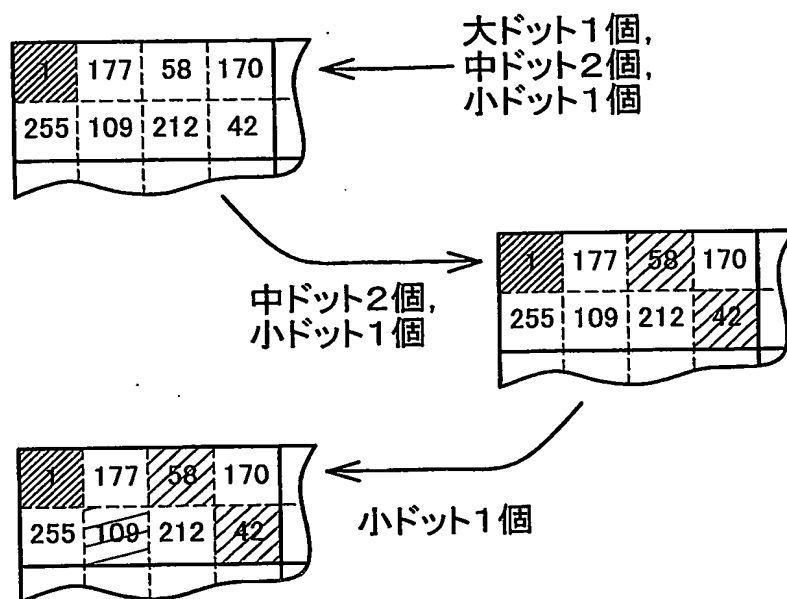
27/34

図 27



28/34

図 28



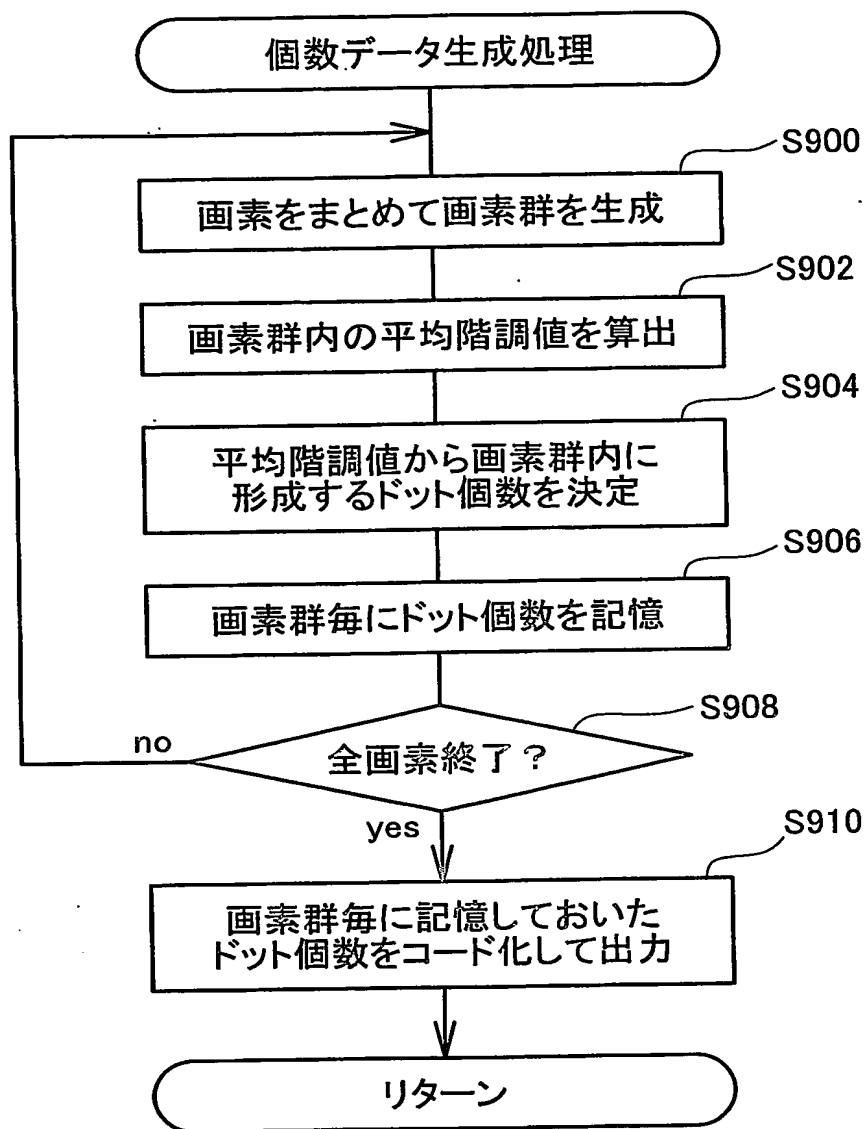
29/34

図 29

コード番号	ドット個数		
	大	大+中	大+中+小
0	0	0	0
1	0	0	1
2	0	0	2
3	0	0	3
161	6	8	8
162	7	7	7
163	7	7	8
164	7	8	8
165	8	8	8

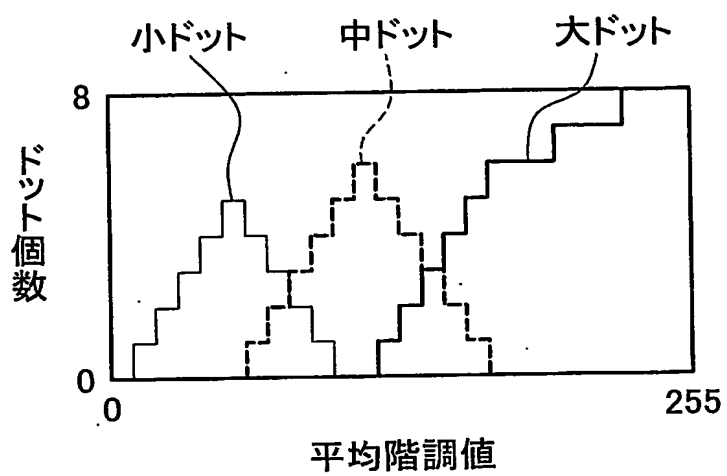
30/34

図 30



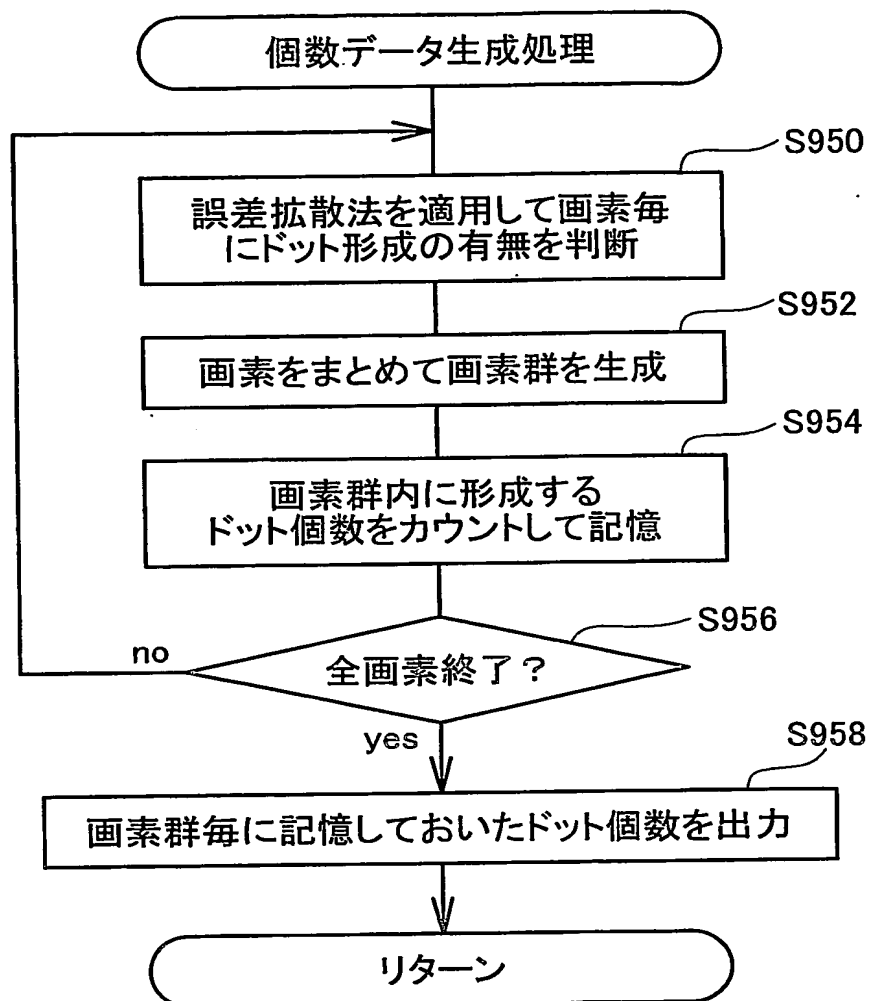
31/34

図 31



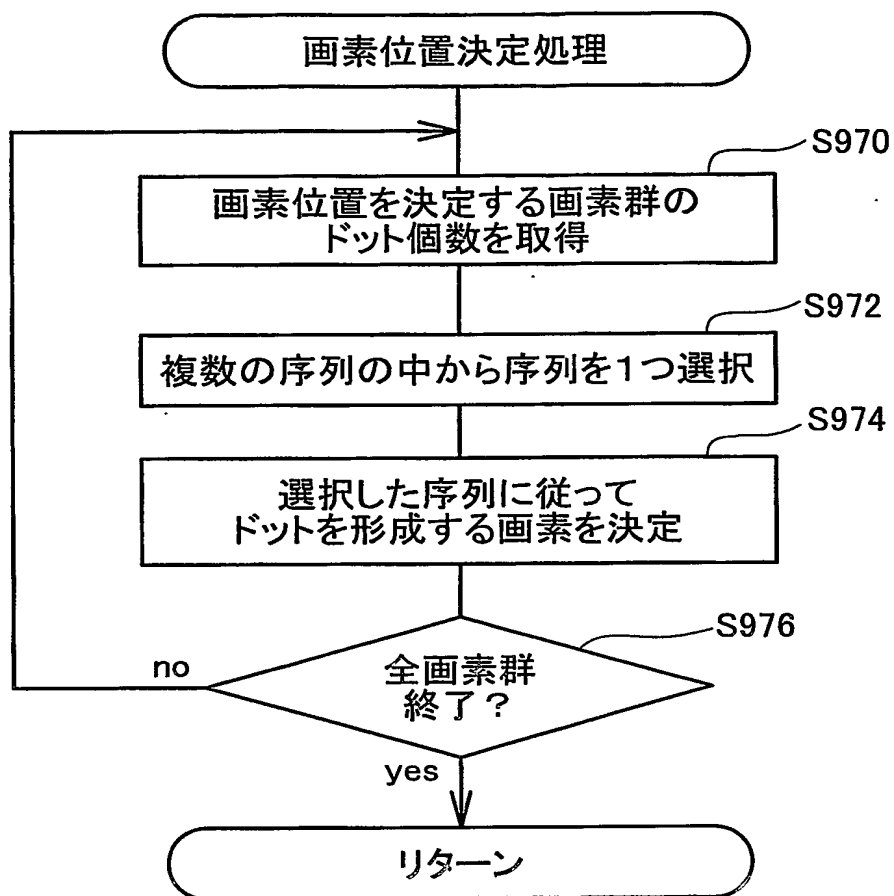
32/34

図 32



33/34

図 33



34/34

図 34

<table><tr><td>4</td><td>2</td><td>5</td><td>6</td></tr><tr><td>7</td><td>3</td><td>8</td><td>1</td></tr></table>				4	2	5	6	7	3	8	1	<table><tr><td>3</td><td>6</td><td>4</td><td>5</td></tr><tr><td>3</td><td>5</td><td>1</td><td>7</td></tr><tr><td>2</td><td>6</td><td>3</td><td>5</td></tr><tr><td>4</td><td>8</td><td>1</td><td>7</td></tr></table>				3	6	4	5	3	5	1	7	2	6	3	5	4	8	1	7
4	2	5	6																												
7	3	8	1																												
3	6	4	5																												
3	5	1	7																												
2	6	3	5																												
4	8	1	7																												
<table><tr><td>4</td><td>6</td><td>1</td><td>5</td></tr><tr><td>7</td><td>2</td><td>8</td><td>3</td></tr></table>				4	6	1	5	7	2	8	3	<table><tr><td>8</td><td>4</td><td>7</td><td>2</td></tr><tr><td>2</td><td>6</td><td>3</td><td>5</td></tr></table>				8	4	7	2	2	6	3	5								
4	6	1	5																												
7	2	8	3																												
8	4	7	2																												
2	6	3	5																												
<table><tr><td>2</td><td>6</td><td>3</td><td>5</td></tr><tr><td>4</td><td>8</td><td>1</td><td>7</td></tr></table>				2	6	3	5	4	8	1	7																				
2	6	3	5																												
4	8	1	7																												

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/004474

A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ H04N1/40, B41J3/00								
According to International Patent Classification (IPC) or to both national classification and IPC								
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ H04N1/40-1/409, H04N1/46, H04N1/60								
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched <table style="width: 100%; border: none;"> <tr> <td style="width: 33%;">Jitsuyo Shinan Koho</td> <td style="width: 33%;">1922-1996 Toroku Jitsuyo Shinan Koho</td> <td style="width: 33%;">1994-2003</td> </tr> <tr> <td>Kokai Jitsuyo Shinan Koho</td> <td>1971-2003 Jitsuyo Shinan Toroku Koho</td> <td>1996-2003</td> </tr> </table>			Jitsuyo Shinan Koho	1922-1996 Toroku Jitsuyo Shinan Koho	1994-2003	Kokai Jitsuyo Shinan Koho	1971-2003 Jitsuyo Shinan Toroku Koho	1996-2003
Jitsuyo Shinan Koho	1922-1996 Toroku Jitsuyo Shinan Koho	1994-2003						
Kokai Jitsuyo Shinan Koho	1971-2003 Jitsuyo Shinan Toroku Koho	1996-2003						
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)								
C. DOCUMENTS CONSIDERED TO BE RELEVANT								
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.						
X	JP 63-182973 A (Sharp Corp.), 28 July, 1988 (28.07.88),	1, 15, 18, 21, 23, 26, 28, 29						
Y	Full text (Family: none)	2-6, 11, 12, 16, 17, 19, 20, 22, 24, 25, 27						
X	JP 8-65511 A (Murata Machinery Ltd.), 08 March, 1996 (08.03.96),	1, 3, 15, 18, 21, 23, 26, 28, 29						
Y	Full text (Family: none)	2, 4-6, 11, 12, 16, 17, 19, 20, 22, 24, 25, 27						
<input checked="" type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.								
<table style="width: 100%; border: none;"> <tr> <td style="width: 50%; vertical-align: top;"> * Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed </td> <td style="width: 50%; vertical-align: top;"> "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family </td> </tr> </table>			* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family				
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family							
Date of the actual completion of the international search 04 June, 2004 (04.06.04)		Date of mailing of the international search report 22 June, 2004 (22.06.04)						
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer						
Facsimile No.		Telephone No.						

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/004474

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 9-130597 A (Canon Inc.), 16 May, 1997 (16.05.97), Full text (Family: none)	2, 16, 19, 22, 24, 27
Y	JP 8-116440 A (Fuji Xerox Co., Ltd.), 07 May, 1996 (07.05.96), Full text (Family: none)	4, 5, 11, 12, 17, 20, 25
Y	JP 8-130640 A (Minolta Co., Ltd.), 21 May, 1996 (21.05.96), Full text & JP 3374551 B2	6
A	JP 5-292297 A (Konica Corp.), 05 November, 1993 (05.11.93), Full text & EP 564868 A2 & JP 5-292273 A & JP 5-292297 A	1-29
A	JP 2000-71439 A (Seiko Epson Corp.), 07 March, 2000 (07.03.00), Full text (Family: none)	1-29
A	JP 3-159372 A (Ricoh Co., Ltd.), 09 July, 1991 (09.07.91), Full text (Family: none)	1-29
A	JP 6-152986 A (Fuji Xerox Co., Ltd.), 31 May, 1994 (31.05.94), Full text (Family: none)	1-29
A	JP 2002-262089 A (Seiko Epson Corp.), 13 September, 2002 (13.09.02), Full text (Family: none)	1-29
A	JP 62-176371 A (Toshiba Corp.), 03 August, 1987 (03.08.87), Full text (Family: none)	1-29

A. 発明の属する分野の分類 (国際特許分類 (IPC))
Int. Cl⁷ H04N1/40, B41J 3/00

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))
Int. Cl⁷ H04N1/40-1/409, H04N1/46, H04N1/60

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1922-1996年
日本国公開実用新案公報 1971-2003年
日本国登録実用新案公報 1994-2003年
日本国実用新案登録公報 1996-2003年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	JP 63-182973 A (シャープ株式会社) 1988.07.28, 全文 (ファミリーなし)	1, 15, 18, 21, 23, 26, 28, 29
Y		2-6, 11, 12, 16, 17, 19, 20, 22, 24, 25, 27
X	JP 8-65511 A (村田機械株式会社) 1996.03.08, 全文 (ファミリーなし)	1, 3, 15, 18, 21, 23, 26, 28, 29

☒ C欄の続きにも文献が列挙されている。

☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」 口頭による開示、使用、展示等に言及する文献
「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
「&」 同一パテントファミリー文献

国際調査を完了した日
04.06.2004

国際調査報告の発送日
22.6.2004

国際調査機関の名称及びあて先
日本国特許庁 (ISA/J P)
郵便番号 100-8915
東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)
加内 慎也
5 V 9 7 4 5
電話番号 03-3581-1101 内線 3571

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y		2, 4-6, 11, 12, 16, 17, 19, 20, 22, 24, 25, 27
Y	JP 9-130597 A (キヤノン株式会社) 1997. 05. 16, 全文 (ファミリーなし)	2, 16, 19, 22, 2 4, 27
Y	JP 8-116440 A (富士ゼロックス株式会社) 1996. 05. 07, 全文 (ファミリーなし)	4, 5, 11, 12, 1 7, 20, 25
Y	JP 8-130640 A (ミノルタ株式会社) 1996. 05. 21, 全文 & JP 3374 551 B2	6
A	JP 5-292297 A (コニカ株式会社) 1993. 11. 05, 全文 & EP 564868 A2 & JP 5-292273 A & JP 5-292297 A	1-29
A	JP 2000-71439 A (セイコーエプソン株式会社) 2000. 03. 07, 全文 (ファミリーなし)	1-29
A	JP 3-159372 A (株式会社リコー) 1991. 07. 09, 全文 (ファミリーなし)	1-29
A	JP 6-152986 A (富士ゼロックス株式会社) 1994. 05. 31, 全文 (ファミリーなし)	1-29
A	JP 2002-262089 A (セイコーエプソン株式会社) 2002. 09. 13, 全文 (ファミリーなし)	1-29
A	JP 62-176371 A (株式会社東芝) 1987. 08. 03, 全文 (ファミリーなし)	1-29